



Prof. Vančo B. Litovski

1. Kratka biografija

Prof. Litovski rođen je 1947. god. u s. Rakita, Grčka. Osnovnu i srednju školu učio je u Bitolju. Na Elektronski fakultet u Nišu upisao se 1965. god., a diplomirao je marta 1970. god. Za asistenta na Katedri za Elektroniku Elektronskog fakulteta primljen je 22. marta 1970. god. Magistrirao je juna 1974. god. Vojni rok je odslužio 1974/75. god. Doktorirao je juna 1977. god., a za redovnog profesora Elektronskog Fakulteta u Nišu izabran je 1987. god. Za viziting profesora na Univerzitetu u Soutemptonu izabran je novembra 1999. god. Trenutno obavlja dužnost šefa katedre za Elektroniku Elektronskog Fakulteta u Nišu. Prof. Litovski predaje predmete "Elektronika I" i "Projektovanje elektronskih kola". U školskoj 1999./2000. god. Prof. Litovski je po prvi put na srpskom jeziku održao kurseve iz "Testiranja elektronskih kola" i "Neuronskih mreža". Kao nastavnik na redovnim ili poslediplomskim studijama bio je angažovan na univerzitetima u Prištini, Sarajevu, Novom Sadu i Banjoj Luci.

U toku svojih stručnih aktivnosti Prof. Litovski bio je više godina angažovan kao savetnik Generalnog direktora Ei za pitanja razvoja.

Prof. Litovski je član "Institute of Electrical and Electronic Engineers", kao i "Associacion for Computing". Predsednik je komisije za Elektroniku pri programskom odboru ETRAN-a.

Prof. Litovski je inicijator i prvi predsednik Jugoslovenskog Društva za Simulaciju, koje je osnovano februara 1999. god.

Prof. Litovski je dopisni član Inženjerske Akademije Jugoslavije.

Dobitnik je više nagrada Univerziteta u Nišu i Grada Niša za uspeh na redovnim studijama i za doprinos razvoju Elektronskog Fakulteta (Povelju 1980 god., Povelju 1985 god. i Specijalno priznanje 1995 god.) i Univerziteta u Nišu (Plaketa 1985). Dobitnik je Povelje časopisa Tehnika povodom dvadesetipet godina izlaženja časopisa. Dobitnik je Nagrade ETAN-a za najbolji rad u Komisiji za Elektroniku za 1986. god., kao i Tesline Nagrade za vrhunska inženjerska tehničko tehnološka ostvarenja za 1994. god. Jula 1998. god. grupi autora sa Elektronskog Fakulteta, pod vođstvom prof. Litovskog, Evropska Federacija Društava za Simulaciju dodelila je "Savastano nagradu" za najbolji objavljen rad u periodu 1995-1997. god.

Prof. Litovski je osnovao i razvio prvi međunarodni naučni časopis iz oblasti Elektronike na Univerzitetu u Nišu: "Facta Universitatis, series: "Electronics and Energetics". Pored toga, prof. Litovski bio je član prve redakcije časopisa "Elektronika" koji je u periodu od pet godina izdavala Elektronska Industrija iz Niša. Kao recenzent redovno je angažovan od strane IEEE CAS, IEE Proceedings, J. of Franklin Institute, Int. J. of Information Technologies i Microelectronics reliability.

Prof. Litovski s ponosom tvrdi da je na Elektronski Fakultet u Nišu doveo računarsku grafiku, UNIX operativni sistem, simulaciju elektronskih kola i sistema, projektovanje integrisanih kola, TCP-IP protokol, superračunarstvo zasnovano na Beowulf tehnologiji, neuronske mreže i jezike za opis hardvera, a prvi je uveo u nastavu NIDAQ-LabView tehnologiju.

Prof. Litovski živi u Nišu, oženjen je i otac je dvoje punoletne dece.

2. Naučna aktivnost

Naučno-istraživački rad Prof. Litovskog vezan je za primenu računara u projektovanju elektronskih kola (diskretnih i integrisanih). Budući jedan od pionira u ovoj istraživačkoj oblasti on je praktično postavio temelje za istraživački kao i obrazovni rad kod nas. U najranijoj fazi bavio se razvojem metoda za primenu računara u sintezi i projektovanju električnih i elektronskih telekomunikacionih filtara. U ovoj oblasti je doktorirao, a svoje naučne rezultate je objavio u najeminentnijim američkim časopisima. Za njegovo ime vezuje se klasa električnih frekventnih filtara poznata pod nazivom LSM filtri (od Least-Squares Monotonic). Krajem sedamdesetih godina započeo je istraživački rad u oblasti projektovanja integrisanih kola. Istraživački rad se odvijao u okviru istraživačke laboratorije za projektovanje elektronskih kola (LEDA) koja je osnovana na Elektronskom Fakultetu na inicijativu i pod rukovodstvom Prof. Litovskog. U toj oblasti najpre su njegovim ličnim radom kao i radom pod njegovim rukovodstvom razvijeni prvi jugoslovenski simulatori elektronskih kola. Ova je oblast istraživanja aktuelna i danas, tako da može da se kaže da je Elektronski fakultet i njegova istraživačka laboratorija LEDA jedna od vodećih istraživačkih organizacija za ovu oblast na svetu. Softeverski paketi za simulaciju elektronskih kola i sistema sa mešovitim signalima (koji omogućavaju simulaciju sistema koji se delimično opisuju parcijalnim, delimično običnim jednačinama, a delimično se ponašaju kao diskretni sistemi), u radu su na više univerziteta širom zapadne Evrope.

Automatizacija projektovanja topologije integrisanih kola je naredna aktivnost koja je negovana u okviru LEDA. Razvijeni su prvi jugoslovenski integrisani softverski paketi za projektovanje integrisanih kola tipa polja gejtova. Ovi paketi našli su direktnu primenu u lokalnoj industriji. Projektovana su integrisana kola tipa polja gejtova u CMOS tehnologiji. Ovi rezultati stvorili su uslove za spoznaju kompleksnosti i značaja ovog stručnog problema u domaćoj industriji i u velikoj meri su uticali na kasnije investicione odluke u oblasti sistema za projektovanja integrisanih i štampanih kola kod nas.

Prof. Litovski je kod nas pokrenuo istraživanja u oblasti testiranja elektronskih kola i projektovanja za testabilnost. Ovo poslednje naročito se odnosi na uvođenje IEEE 1149.1 standarda. Njegovi istraživački rezultati u ovoj oblasti najvećim delom odnose se na uspostavljanju metodologije modelovanja defekata, simulacije defekata i njene primene u okviru sistema za automatsko generisanje testnih signala analognih i digitalnih kola. On je objavio prvu udžbeničku literaturu iz ove oblasti kod nas. U najnovije vreme uveo je nove metode u dijagnostici elektronskih sistema.

Primena neuronskih mreža i veštačke inteligencije u projektovanju integrisanih elektronskih kola je oblast istraživanja u kojoj je LEDA takođe prednjačila u SCG. Prvi međunarodni simpozijum o neuronskim mrežama organizovan je novembra 1990. na Elektronskom fakultetu u Nišu. Prof. Litovski je prvi primenio neuronske mreže za modelovanje elektronskih komponenata. Time je otvoren jedan novi koncept primene black-box modelovanja za elektronske komponente i druge sisteme. Ovi rezultati Prof. Litovskog izazvali su znatno interesovanje u naučnoj javnosti. Oni su i danas predmet interesovanja, a o značaju ovih rezultata govori i činjenica da su ova istraživanja u 1999/2000. god. praktično finansirana samo od strane britanskog ministarstva nauke. U ovu oblast istraživanja najvećim delom pripadaju i rezultati prof. Litovskog koji su dobijeni pri generisanju simboličkih funkcija elektronskih kola.

Za ime Prof. Litovskog vezuje se uvođenje novih tehnologija u naučno-istraživački rad na Elektronskom Fakultetu i Univerzitetu u Nišu kao što je UNIX operativni sistem, računarska grafika, standardni jezik za opis elektronskog hardvera VHDL, računarska mreža i internet protokol, članstvo u EURO PRACTICE-u, CADENCE sistem za projektovanje integrisanih kola i sl.

Kao rezultat rada prof. Litovskog mogu se tretirati i sedam doktorata i 21 koje su realizovane pod njegovim rukovodstvom.

Prof. Litovski objavljivao je radove sa 89 koautora od čega 22 iz inostranstva. Prosečan broj autora po radu bio je oko 2,7.

3. Citiranost

Rezultati Prof. Litovskog citirani su više puta što će ovde biti opisano s tim što će biti izostavljeni *citati domaćih autora uključujući i sopstveno citiranje kao i citiranje njegovih koautora*.

i) U radu: S. Sadughi, and H.K. Kim, "An approximation procedure for selective linear phase filters", IEEE Trans. on Circuits and Systems, Vol. CAS-34, No. 8, 1987, pp. 967-969, kaže se: "The second example is a filter of order 8 with two finite transmission zeroes and one pair of complex zeroes. It is designed for comparison with the design example given by Litovski [7]. Pod [7] citira se sledeće: V. B. Litovski, "Synthesis of monotonic passband sharp cutoff filters with constant group delay response", IEEE Trans. on Circuits and Systems, Vol. CAS-26, pp. 579-602, August 1979.

ii) U radu: Topa, M., et al., "Postprocessing techniques for approximate symbolic network functions of complex analog integrated blocks", Proc. ECCTD' 97, Budapest, September 1997., pp. 1464-1467, kaže se: "Next it is counted how many times each symbol occurs in a term. This is performed in much the same way as described in [6]", gde je pod [6] citiran rad: Petković, P., Stojilković, S., and Litovski, V., "Factorization algorithm for symbolic circuits analysis", IEE Electronic Letters, Vol. 31, No. 13, pp. 1026-1027, June 1995.

iii) U radu: Ževma, A., and Zajc, B., "*Functionality fault model: a basis for technology-specific test generation*", *Microelectronics Reliability*, Vol. 38, No. 4, pp. 579-604, 1998, kaže se: "Although it is becoming evident that the most accurate fault modelling in digital circuits implemented in CMOS technology is at the transistor level [4-6] the simplicity". Pod [4] citiran je rad: Milovanović, D. B., and Litovski, V. M., "*Fault models of CMOS Circuits*", *Microelectronics Reliability*, Vol. 34, No. 5, pp. 883-896, 1994.

iv) U radu: Senturia, S. D., "*CAD challenges for Microsensors, Microactuators, and Microsystems*", invited paper, *Proceedings of the IEEE*, Vol. 86, No. 8, August 1998., pp. 1611-1626, citiraju se dva rada prof. Litovskog (Mrčarica, Ž., Ilić, T., Glozić, D., Litovski, V., and Detter, H., "*Mechatronic Simulation Using Alecsis: Anatomy of the Simulator*", *Proc. of the Eurosim'95*, Vienna, Austria, Sept. 1995, pp. 651-656 i Mrčarica, Ž., Litovski, V. and Detter, H., "*Modeling and simulation of microsystems using hardware description language*", *Microsystem Technology*, Vol. 3, No. 2, 1997, pp. 80-85, pri čemu se, na primer, o drugom kaže: "And using so-called "hardware description languages" [178]-[180], such models can be readily inserted into circuit simulators for behavioral simulation at the system level, including feedback effects around nonlinear devices."

Slično se u knjizi: Pelz, G., "*Mechatronic Systems*" John Wiley & Sons, Ltd, 2003, Print ISBN: 0470849797 Online ISBN: 0470867906, citiraju radovi: Mrčarica, Ž., Litovski, V., Deliće, N., Detter, H., "*Modelling Of Micromechanical Devices Using Hardware Description Language*", 5th Int. Conf. and Exhibition on Micro, Electro, Opto, Mechanical Systems and Components, *Microsystem Technologies '96, Potsdam*, 17-19 September, 1996, pp. 293-298. i Mrčarica, Ž., Ilić, T., Glozić, D., Litovski, V., and Detter, H., "*Mechatronic Simulation Using Alecsis: Anatomy of the Simulator*", *Proc. of the Eurosim'95*, Vienna, Austria, Sept. 1995, pp. 651-656

v) U specijalnom broju časopisa IEEE Spectrum, posvećenom budućem čipu sa sto miliona tranzistora, autor članka Chappel, B., "*The fine art of IC design*", *IEEE Spectrum*, Vol. 36, No. 7, July 1999., pp. 30-34, kaže: "For background reading, a textbook that starts at the basics and covers the basic solution methods used in most modern CAD capabilities is *VLSI circuit simulation and optimization* by, V. Litovski and M. Zvolinski ...". Gđa Chappel "is a principal engineer with Intel Corp.'s Tecnology Department within the Microprocessor Products Group in Hillsboro, Ore., where she has been since 1995. For 17 years prior that, she was a member of the research staff at IBM Corp.'s Thomas J. Watson Research Center, Yorktown Heights, N.Y ..."

vi) TECHNION (Israel Institute of Technology, Haifa, Israel) na "Computer Science Department", na predmetu "Algorithmic Aspects in VLSI Design (CS 236604)" koji vodi Dr. Israel Wagner, kao obaveznu literaturu navodi: "*VLSI circuit simulation and Optimization*", Litovski, V. and Zvolinski, M. (<http://www.cs.technion.ac.il/~chwagner/pub/aav.html>).

vii) Technische Universitaet Hamburg-Harburg (TUHH) na odseku "Arbeitsbereit Mikrosystemtechnik", u okviru specijalizacije "Simulation in der Mikrosystemtechnik", u poglavlju "5. System simulation" pratećeg udžbenika <http://www.tu-harburg.de/mst/> kaže: "Subsequently, the operation and algorithmic framework of analog simulation is represented, oriented on the widespread network simulator SPICE [8, 11]. The fundamental techniques can be transferred to most analog simulators". Referenca je: [8] Litovski, V., Zvolinski, M.: *VLSI Circuit Simulation and Optimization*. Chapman and Hall, London, 1997.

viii) National University of Ireland, Galway, u programu za predmet: "VHDL for: ASIC design capture, verification and synthesis", u okviru sekcije booklist, preporučuje: Litovski, V., Zvolinski, M.: *VLSI Circuit Simulation and Optimization*. Chapman and Hall, London, 1997. (<http://www.ee.nuigalway.ie>).

ix) Tehnički Univerzitet u Kilu, Nemačka, na katedri za "Algemeine und Teoretische Electrotechnik" u okviru programa za predmet "Praktikum Schaltungsimulation", Prof. Neumann, I, et. all., Preporučuju u literaturi: Litovski, V.; Zvolinski, M.: *VLSI Circuit Simulation and Optimization*. Chapman and Hall, London, 1997. Slično stoji na: www.ife.tugraz.at/Elektronik/Roehrer/Simulation/math.pdf, tehničkog Univerziteta u Graz-u, za predmet "Die matematische Methoden in SPICE".

x) Univerzitet u Southamptonu, Engleska, U okviru predmeta Design Automation, Prof. A. Brown, preporučuje: Litovski, V., Zvolinski, M.: *VLSI Circuit Simulation and Optimization*. Chapman and Hall, London, 1997. (<https://secure.ecs.soton.ac.uk/ug/handbook/99/Units/el325.html>).

xi) Swarthmore College, Velika Britanija, Prof. Erik Cheever, napisao je udžbenik koji je smestio na WEB. U poglavlju "An Algorithm for Modified Nodal Analysis" napisao je: "Many of the ideas and notations from this page are from Litovski, thought the discussion here is quite simpler because only independent voltage and current sources are considered". Govori se o: Litovski, V., Zvolinski, M.: *VLSI Circuit Simulation and Optimization*. Chapman and Hall, London, 1997. (<http://www.swarthmore.edu/NatSci/echeeve1/Ref/mna/MNA3.html>).

xii) Univerzitet u Linkepingu, Švedska, Otssek za Fiziku, Tehnologiju merenja, Biologiju i Hemiju, na posleddiplomskim studijama realizuje nastavu iz automatizacije projektovanja u elektronici za projektovanje u fizici. U okviru kursa, a za predmet Logička simulacija, preporučuje se članak: Maksimović, D., and Litovski, V., "Tuning logic simulator for timing simulation", *Electronic Letters*, Vol. 35, No. 10. May 1999, p. 800-802. (http://www.ifm.liu.se/čperla/EDA_Course/topics.html).

xiii) Hochschule für Technik und Wirtschaft des Saarlands, Goebenstraße 40, 66117 Saarbrücken, u nastavnom planu stoji: Modulbeschreibung: Titel des Moduls: Schaltungssimulation und Optimierung, Literatur: Litovski, V.; Zwolinski, M.: *VLSI Circuit Simulation and Optimization*; Chapman & Hall;1997.

Slično, National Institute of Technology, Karnataka, Surathkal, Indija, u okviru predmeta: "Modeling and Simulation (3-0-0) 3", na: Department of Electronics & Communication Engineering, preporučuje kao osnovnu literaturu "Litovski V., *VLSI Circuit simulation and optimization*", Chapman & Hall, 1997, ISBN 0-412-63860-6

xiv) Manchester Metropolitan University, Faculty of Science and Engineering, Department of Engineering, u nastavnom planu stoji: Postgraduate Network in Advanced, Subject area: H610 Electronic Engineering. Unit title: Electronic Circuit Design, Unit code number: 64ET4505, Unit leader(s) Mr. L.Travis, Dr. F.J.Swift, Indicative student learning resources: "Litovski V., *VLSI Circuit simulation and optimization*", Chapman & Hall, 1997, ISBN 0-412-63860-6

xv) Technische Universitaet Graz, Institut fuer Elektronik, u nastavnom planu stoji: Lehrversnaltungen, Schaltungssimulation, Matematische metoden in der Schaltungssimulation, SSIM VO. 2005, ...Referenzen, [3] Litovski, V.; Zwolinski, M.: *VLSI Circuit Simulation and Optimization*; Chapman & Hall;1997.

http://www.ife.tugraz.at/Elektronik/Soeser/Simulation/SSIM_mathematische_Methoden.pdf

xvi) Ecole Nationale Supérieure des Télécommunications, Département COMELEC , Prof. Hervé Petit, za kurs: "INTRODUCTION À LA SIMULATION ÉLECTRIQUE " preporučuje: [1] C.W. Ho, A.E. Ruehli et A. Brennan : The Modified Nodal Approach to Network Analysis. *IEEE Transactions on circuits and systems*, juin 1975. [2] V. Litovski et M. Zwolinski : *Circuit Simulation and Optimisation*. CHAPMAN & HALL, 1997. [3] J-P. Nougier : *Méthodes de calcul numérique*. Hermes, 2001. [4] SPICE, <http://bwrc.eecs.berkeley.edu/Classes/IcBook/SPICE/>.

xvii) ESTIA: Ecole Superieure des Technologies Industrielles Avancees, (64102 Bayonne Cedex, France) u prijavi doktorske teze Frederic-a Seyler-a čiji je naslov: "Conception et prototypage d'un simulateur de circuit électrique a partir du schema de principe du circuit (extensible aux circuit hydrauliques et pneumatiques)", kao prva bibliografska jedinica navodi se: "VLSI sircuit simulation and Optimization", Litovski, V. and Zwolinski, M. (http://www.estia.fr/čncouture/last_sujet.html). (<http://dept-info.labri.u-bordeaux.fr/~maylis/DEA/sujet1.html>).

Ista se referenca citira i u magistarskoj tezi: Li Zheng, "A Distributed Environment for the Simplification of Multiple Boolean Functions", The University of East Anglia, Norwich, Engleska, Oktobra 1997. http://www.itr.unisa.edu.au/člzheng/MSC_Li.pdf,

i u magistarskoj tezi: Lakshminarayanan, C. C., "An Analog kernel using direct method for solving ordinary differential-algebraic equations in a Mixed-mode Simulator", University of Sinsinnati, Department of Electrical and Computer Engineering and Computer Science of College of Engineering, USA, December 1997.

kao i u doktorskoj disertaciji: Chen-Wei Liu, "Floorplan and Power/Ground Network Co-Synthesis for Fast Design Convergence", Graduate Institute of Electronic Engineering, National Taiwan University, 2005.

onosno u: Chen-Wei Liu (Synopsys Taiwan Limited) and Yao-Wen Chang "Floorplan and Power/Ground Network Co-Synthesis for Fast Design Convergence", ISPD'06, April 9–12, 2006, San Jose, California, USA.

Takođe, i u doktorskoj disertaciji: Sung-Hwan Min, "Automated Construction of Macromodels from Frequency Data for Simulation of Distributed Interconnect Networks", na: School of Electrical and Computer Engineering, Georgia Institute of Technology, April 2004.

Referenca: Litovski, V. and Zvolinski, "VLSI sircuit simulation and Optimization", Chapman and Hall, London, 1997, citira se i u radovima (reference, [LiZ 97] [8] i [9], respektivno):

-J. Haase (Fraunhofer-Institut für Integrierte Schaltungen, Außenstelle EAS Dresden), W. Vermeiren, Clauss, C., und P. Schwarz, "Erste Erfahrungen mit der simulation von Mixed-Signal-Schaltungen mit einem VHDL-AMS-Simulator", ASIM-Tagung, Simulationstechnik, Weimar, 17.09. 1999, Praxisforum, pp. 33-38.

-J. Haase, P. Schwarz, P.Trappe und W. Vermeiren, "Erfahrungen mit VHDL-AMS", HDL-Workscop, Jena, 25. 11.1999, pp. 29-34.

-J. Haase, P. Schwarz, P.Trappe und W. Vermeiren, "Erfahrungen mit VHDL-AMS bei der Simulation heterogener Systeme", ITG/GI/GMM Workshop, "Methoden und beschreibungssprachen zur modellirung und verifikation von Schaltungen und Systemen", Frankfurt/M, 28-29.02.2000, pp. 167-175, gde se kaže: "Bei der

beschreibung analog-digitaler Teilsysteme ist der definierte mixed-mode-Simulationszyklus zu beruecksichtigen [9].

u: Rafael López-Ahumada and Rafael Rodríguez-Macias, "A Strategy for Rapid Mismatch Evaluation of Transient Characteristics of CMOS Analog Cells", Analog Integrated Circuits and Signal Processing, Kluwer, Volume 37, Issue 2 (November 2003) pp. 103 - 111, 2003, ISSN:0925-1030 i

u: Chen, T.-H., Tsai, J.-L., Chen, C. C.-P., Karnik, T., "HiSIM: Hierarchical Interconnect-Centric Circuit Simulator", Proc. of the IEEE ICCAD 2004, November 2004.

u: Shwehdi, M. H., et all., "A parametric sensitivity formulation for power system analysis", Proc. of the 14th Power systems computation conference", 14th PSCC, Sevilla, 24-28, June 2002, Session 09, Paper 1, Page 1-7, kao i u knjizi

Chang, Y.-W., Chen, T.-C., and Chen, H.-Y., "Physical Design for System-On-a-Chip", <http://cc.ee.ntu.edu.tw/~ywchang/Courses/PD/socpd-fig.pdf>

xviii) Kompanija Hamster, koja sebe predstavlja kao prvi nezavisni proizvođač VHDL-AMS simulatora za personalne računare, na svom sajtu <http://www.hamster-ams.com/literature.htm>, kao referencu za modelovanje i simulaciju navodi "VLSI circuit simulation and Optimization", Litovski, V. and Zvolinski, M.

xix) Univerzitet u Bordou, Otešek za informatiku, u prijavi projekta: "Visualisation en Schematique Electrique", kao prvu bibliografsku jedinicu navodi: "VLSI circuit simulation and Optimization", Litovski, V. and Zvolinski, M. <http://www.dept-info.labri.u-bordeaux.fr/maylis/DEA/sujet.html>.

xx) Tehnički univerzitet u Beču, u prijavi projekta: "Handhabung und Montage mikromechanischer Bauelemente", koji je vodio Dr. Brenner, u spisku važnijih publikacija naveden je rad: Radjenović-Mrčarića, J., Mrčarića, Ž., Detter, H., Brenner, W., and Litovski, V., "Neural Network Visula Recognition Applied to Microelectromechanical part Assembly", VDE Verlag Berlin und Offenbach London, 1996, pp. 325-328. <http://www.tuwien.ac.at/histu/inst/fp/0003580107.html>.

xxi) Tehnički Univerzitet u Beču, 1997 god., u izveštaju po projektu: "UNICHIP Vienna - ASIC Design with Austrian Universities", kao prvi rad navodi: Kero, N., Janković, S., Fallman, W., and Litovski, V., "A High Speed Serial Bus Controller ASIC", Proceedings of MIEL'97, Niš, Yugoslavia, 1997, pp. 737-742. http://www.iaae.tuwien.ac.at/gme/jb97/97_59.htm.

xxii) U radu: Gerlach, G., Schroth, A., und Klein, A., "Modellierung nichtelektrischer Komponenten in heterogenen und komplexen Mikrosystemen", Workshop: Methoden und Werkzeuge zum Entwurf von Microsystemen, Frankfurt a.M., Juni 1996, pp. 12-21, kaže se: "Die partielle DGL wird ein System gewoenerlicher DGL ueberfuert (z.B. durch einen Finite-Differenzen-Ansatz) und direct als Syntax in den Systemsimulator eingegeben [14]. Referenca koja se citira je "Mrčarića, Ž., Glozić, D., Litovski, V., Detter, H., "Simulation Of Microsystems Using A Behavioural Hybrid Simulator Alecsis", u: Adey, R.A., Lahrmann, A., Lemboe Ilmann, C., editors, "Simulation and Design of Microsystems and Microstructures", Computational Mechanics Publication, Southampton, GB, 1995.

Na istom workshopu, ovaj rad je citiran još dva puta i to u:

Klein, A., and Gerlach, G., "Modeling of piezoelectric bimorph structures using an analog hardware description language", pp. 229-238, i

Bielefeld, J., Pelz, G., and Zimmer, G., "Electrical network formulation of mechanical finite-element models", pp. 239-247.

Isti rad je citiran i u

Bielefeld, J., Pelz, G., and Zimmer, G., "AHDL-model of a 2D mechanical finite-element usable for micro-electro-mechanical-systems", Proc. of the IEEE/VIUF workshop on behavioral modeling and simulation, 1977, pp. 177-181.

xxiii) U doktorskoj disertaciji: M. Jakovljević, "System-level modeling of microsystems", odbranjenoj na Tehničkom Univerzitetu u Beču, 2000 god. citirani su pet radova i jedna knjiga i to:

1. Ž. Mrčarića, V. B. Litovski, M. Jakovljević, H. Detter, "Hierarchical modelling of microsystems in an object-oriented HDL", Proc. of the 21st Int. Conf. On Microelectronics, MIEL'97, Niš, Yugoslavia, September 1997, pp. 475-478.

2. Ž. Mrčarića, Z. Randjelović, M. Jakovljević, V. B. Litovski, H. Detter, "Methods for description of microelectromechanical device models for system-level simulation", MICROSIM II, Proc. of the Conf. On Simulation and Design of Microsystems and Microstructures MICROSIM '97, Lausanne, Switzerland, September 1997, pp. 271-280.

3. S. Janković, D. Maksimović, P. Petković, and V. Litovski, "Testable design of Digital ASIC with embedded analog multiplexers", Proc. of MIEL'97, Niš, Yugoslavia, 1997, pp. 779-782.

4. Ž. Mrčarica, V. Risojević, M. Lenczner, M. Jakovljević, and V. Litovski, "Integrated simulator for MEMS using FEM implementation in AHDL and frontal solver for large-sparse system of equations", Proc. of Design and Test of Microsystems 99, Paris, March, pp. 271-278.

5. M. Jakovljević, Ž. Mrčarica, P.A. Fotiu, H. Detter, and V. Litovski, "Analogue behavioural simulator as a tool for coupled electro-thermal analysis of microsystems", Proc. of MIEL 2000.

6. Litovski, V., and Zvolinski, "VLSI circuit simulation and Optimization", Chapman and Hall, London, 1997.

xxiv) U radu: Wang, F., and Zhang, Q.-j., "Knowledge-based Neural Models for Microwave Design", IEEE Trans. on MTT, Vol. 45, No. 12, Dec. 1997, pp. 2333-2343, kaže se: "It has been applied to efficient modelling microwave components, e.g., microstrip interconnections [1]-[3], vias [2], spiral inductors [4], FET devices [5], [6]; ..." gde je pod [5] citiran rad V.B. Litovski, J. Radjenović, Ž.M. Mrčarica, and S. Milenković, "MOS transistor modelling using neural networks", Electronic Letters, Vol. 28, No. 18, 1992, pp. 1766-1768. Analizom literature u radovima gospođice F. Wang i njima sličnih, može se lako zaključiti da je rad Prof. Litovskog i saradnika, koji ovde pominjemo, prvi uopšte koji opisuje upotrebu neuronskih mreža u modelovanje elektronskih komponenata i kola.

Do istog se zaključka dolazi i na osnovu:

Wang, F. et al., "Neural network structures and training algorithms for microwave applications", Int. Journal RF and Microwave CAE, Vol. 9, pp. 216-249, 1999,

Wang, B.-Z. "Artificial neural network models for coaxial to waveguide adapters" International Journal of Infrared and Millimeter Waves, Vol. 20. No. 1. 1999, pp. 125-136.

Devabhaktuni, V., et al., "Neural networks for microwave modelling: model development issues and nonlinear techniques", Int. Journal RF and Microwave CAE, Vol. 11, pp. 4-21, 2001. (invited review paper).

Watson, P.M.; Gupta, K.C., "EM-ANN models for microstrip vias and interconnects in dataset circuits", IEEE Transactions on Microwave Theory and Techniques, Volume 44, Issue 12, Dec. 1996 Page(s):2495 – 2503.

Do sličnog zaključka dolazi se i u magistarskoj tezi: Homayun Feyzbakhsh, "Development of A Library of Neural Models for Microstrip Line Components for High Frequency Circuit Design", Ottawa-Carleton Institute for Electrical Engineering, Department of Electronics, Carleton University, Ottawa, Ontario K1 S SB6, Canada, http://www.collectionscanada.ca/obj/s4/f2/dsk1/tape8/PODD_0027/MQ52389.pdf.

xxv) U radu: Engelbrecht, A.P. and Ismail, A., "Training Product Unit Neural Networks", Stability and Control: Theory and Applications, Vol 2, No 1-2, pp 59-74, 1999, ISSN 1563-3276, kao referenca [16] navodi se da su po prvi put upotrebene sinapse drugog reda u veštačkim neuronskim mrežama u radu: Milenkovic, S., Obradovic, Z., and Litovski, V., "Annealing Based Dynamic Learning in Second-Order Neural Networks", International Conference on Neural Networks, ICNN '96, Washington, D.C., USA, 3.-6. June, 1996, pp. 458-463.

Isti rad kao referenca [12] citira se i u: A. Ismail A. and Engelbrecht, A. "Training Product Units in Feedforward Neural Networks using Particle Swarm Optimization". In Proceedings of the International Conference on Artificial Intelligence, Durban, South Africa, pages 36-40, 1999 i

Ismail, A., and Engelbrecht, A.P., "Global optimization algorithms for training product unit neural networks", IJCNN, 2000.

xxvi) U radu Pietrenko, W., Janke, W., and Kazimierczuk, M., "Application of Semianalytical Recursive Convolution Algorithms for Large-Signal Time-Domain Simulation of Switched-Mode Power Converters", IEEE Trans. on Circuits and Systems - I: Fundamental Theory and Applications, Vol. 48, No. 10, October 2001, pp. 1246-1252, kaže se "The difficulties of handling the Dirac delta impulses and the methods to overcome them are discussed in [2]-[5]. Referenca [5] je: Mrčarica, Ž., and Litovski, V., "Time-Domain Analysis of Switched networks with internally controlled switches", IEEE Trans. on Circuits and Systems - I: Fundamental Theory and Applications, Vol. 46, No. 3, March 1999, pp. 373-378.

Isti rad se citira i u Demir, Y., and Koksai, M., "State space suitable modelling of power semiconductors with ideal switches, resistors, constant voltage and current sources", Electronic Engineering (Archiv fur Elektrotechnik), Vol. 86, No. 3, Feb. 2004, pp. 135-145.

xxvii) U izveštaju: "Kharti, S.P., Mehrotra, A., Prasad, M.R., Brayton, R.K., and Sangiovanni-Vincentelli, A., Routing Techniques for Deep Sub-micron Technologies", Laboratorije za projektovanje elektronskih kola Univerziteta u Berkeley-u, Kalifornija, USA, (<http://www-cad.eecs.berkeley.edu/~cmukul/reports/mr.ps>), koji je objavljen 16.03.1999. god, kaže se: "Area routing techniques have been reviewed as part of several surveys on physical design [KO90, Oht86, DL89]". Sa [DL89] je citiran rad: Damjanović, M.S., and Litovski, V.B., "A survey of routing algorithms in custom IC design", Journal of Semicustom ICs, Vol. 7, No. 2, 1989.

xxviii) U pregledu softvera za projektovanje u tekstilnoj industriji, na vietnamskoj web stranici: (www.cesti.gov.vn/webcms/jsp/download/maydetjacquard.htm), pominju se pet paketa od kojih jedan (JUD-GE) je razvijen u LEDA pod rukovodstvom Prof. Litovski, a opisan u radu: Zarković, K., Randelović, Z., Milenković, S., Novaković, M., Jovanović, Lj., Litovski, V., "JUDGE - Jacquard Developing Environment (Editor)", Tekstilna industrija, 3-4/97, Beograd, 1997.

xix) U radu: Endemano, A., Fourniols J. Y., Camon H., Marchese A., Muratet S., Bony F., Dunnigan M., Desmulliez M. P. Y., and Overton G. (Mentor Graphics (UK) Ltd, Rivergate, Newbury Business Park, London Road, Newbury, Berkshire RG14 2QB, UK) "VHDL-AMS modelling and simulation of a planar electrostatic micromotor", J. of Micromechanics and Microengineering, Vol. 13, 2003, pp. 580-590, kaže se "Their use, however, requires a substantial understanding of the underlying physical behavior and ...[4-6]. Pod [5] se citira: Damnjanović, M., Dimić, Ž., Litovski, V., and Glozić, D., "Hardware description language for Alecsis simulator", Proc. of the 20th Conf. on Microelectronics, 1995, Vol. 2., pp. 525-528.

xxx) U radu Zhang, T. (Cadence Design Systems, Inc., Cary, NC 27511 USA.), Chakrabarty, K., and Fair, R.B., "Behavioral modeling and performance evaluation of microelectrofluidics-based PCR systems using SystemC", IEEE Trans. on CAD of Integrated circuits and Systems, Vol. 23, No. 6, June 2004, pp. 843-858, kaže se: "We adopt the strategy of trading-off behavioral fidelity with the efficiency of analysis, "blinding" unnecessary low-level detail, and paying more attention to certain tractable subsystems [42]. " Pod [42] se citira: Ž. Mrčarica, V. B. Litovski, M. Jakovljević, H. Detter, "Hierarchical modelling of microsystems in an object-oriented HDL", Proc. of the 21st Int. Conf. On Microelectronics, MIEL'97, Niš, Yugoslavia, September 1997, pp. 475-478.

xxxii) U radu: L. Capodieci, R. Subramanian, B. Rangarajan, W. D. Heavlin, J. Li, D. A. Bernard, and V. V. Boksha, "Novel methodology for postexposure bake calibration and optimization based on electrical linewidth measurement and process metamodeling", Journal of Vacuum Science & Technology B: Microelectronics and Nanometer Structures, November 1998, Vol. 16, No. 6, pp. 3752-3758, citira se: Pantić, D., Milenković, S., Trajković, T., Litovski, V., Stojadinović, N., "Inverse Modeling Of Semiconductor Manufacturing Processes", 20th Int. Conference on Microelectronics MIEL '95, Vol. 1, Niš, 12-14 Sep., 1995, pp. 321-326.

xxxiii) U radovima Hofmann, K., Glesner, M., Sebe, N., Manolescu, A., Marco, M., Samitier, J., Karam, J.-M., Courtois, B., "Generation of the HDL-A-model of a Micromembrane from its Finite-element-description", ED&TC'97, Paris, France, pp.108--112, March, 1997, i

Karam, J.M., Courtois, B., Boutamine, H., Drake, P., Rencz, M., Poppe, A., Szkely, V., Hofmann, K., Glesner, M., "CAD and foundries for microsystems", Proceedings of the 1997 Design Automation Conference, Anaheim, CA, June 1997, pp. 674-679,

citira se kao prva referenca: Mrčarica, Ž., Detter, H., Glozić, D., Litovski, V., "Describing Space-Continuous Models Of Microelectromechanical Devices For Behavioural Simulation", European Design Automation Conference, EURO-DAC '96 with EURO-VHDL '96, Geneva, 16-20 Sep., 1996, pp. 316-321.

Isti rad se citira i u Hans-Joachim Bungartz, Anton Frank, Florian Meier, et al., "Fluid Structure Interaction: 3D Numerical Simulation and Visualization of a Micropump", TUM-19710, as a chapter in "Methoden und Werkzeuge fuer die nutzung paralleler Architekturen", published by: Fakultät fuer Informatik der Technischen Universität Muenchen, 1997.

kao i u: Ramaswamy, D., "Simulation Tools for MicroElectroMechanical System", Ph.D. Thesis, MIT, Boston, MA, May 2001

xxxiiii) U radu: Melekian, V., "Logic Simulation of Digital Circuits Exposed to Radiation", Facta Universitatis, Series: Electronics and Energetics, Vol. 12, No.1 (1999), 71-86, UDC 621.3.049.7, citiraju se sledeći naslovi:

1. P. Petkovic, et al.: "VLSI Design", Nauka, Beograd, 1991. (in Serbian)
2. V. Litovski and M. Zwolinski.: "VLSI Circuit Simulation and Optimization", Chapman and Hall, 1997.
3. Litovski, et al.: "Analysis of bipolar and MOS circuits using program MOST", Proc. of 16th Yugoslav Conference on Microelectronics, MIEL 88, Zagreb, 1988, pp. 303-310. (in Serbian)

xxxv) George Mason University, Fairfax, Virginia, Dept. Electrical and Computer Engineering, u projektnom zadatku ECE 645 "Area optimized square root and dividet unit for multimedia processing application", autora Reddy, S. and Srivastava, U., citira se: Borisav Jovanović, Milunka Damnjanović, Vančo Litovski, „Square Root on Chip”, ETF Journal of Electrical Engineering, A Publication of the EE Department, University of Montenegro May 2004 Vol.12 No.1 YU ISSN: 0353-5207

http://ece.gmu.edu/courses/ECE645/projects_S05/specs/SQR_DIV_shilpa_utkarsh.pdf

xxxv) Rad: Litovski, V., Mrčarica, Ž., Ilić, T., "Simulation Of Non-Linear Magnetic Circuits Modelled Using Artificial Neural Network", Journal Simulation Practice and Theory, Vol. 5, 1997, pp. 553-570, citira se u "Magnetic Resource Directory", <http://www.magnetsmagnetic.info/magneticcircuits/>

xxxvi) University of Rostock, Germany, Department of Microelectronics & CE, u okviru: *Project: Integrated Circuit Design I, Task: Power Operation Amplifier, Technology: CMOS-Technology, Mentor: Prof. Dr. Beikirch, Student: Dejan Vidanovic*, Matri. No. – 4299525, citira: V. Litovski, *Elektronika I*.
<http://users.verat.net/~simeone/Project%20Integrated%20Circuit%20Design%201.pdf>

xxxvii) Rad prof. Litovskog koji je najviše citiran je: Raković, B.D., and Litovski, V.B., "Least-squares monotonic low-pass filters with sharp cutoff", *Electronic Letters*, Vol. 9, No. 4, pp.75-76, 1973. Ukupno je u međunarodnim časopisima citiran 15 puta, prvi put 1974., a zadnji 2000. god.

4. Inženjerske realizacije

Oblast istraživanja kojom se bavi Prof. Litovski, projektovanje integrisanih kola, izabrana je na inicijativu Elektronske industrije i Republičkog ministarstva za Nauku (tada Zajednice) daleke 1978. god. Od tog vremena do danas uz stalnu podršku Elektronske industrije, Ministarstva za nauku, JNA, Saveznog ministarstva za razvoj, Zavoda za međunarodnu saradnju Srbije i Elektronskog fakulteta u Nišu beleži se uzlazna linija karakterisana stalnim uspesima i novim naučnim rezultatima. Samo u 1997. godini, u okviru LEDA koju vodi Prof. Litovski, isprojektovana su tri integrisana kola i dobijeni odgovarajući uzorci. Mada nije direktno eksplicirano, sva tri pomenuta projekta imaju za cilj stvaranje uslova za razvoj integrisanih kola koja će biti ugrađena u postojeće proizvode domaće industrije. Smatramo da je ovaj uspeh od izuzetnog značaja za regenerisanje svih znanja i aktivnosti iz ove oblasti posle skidanja sankcija.

Za ime prof. Litovskog vezuje se i projektovanje prvog srpskog integrisanog kola (u saradnji Elektronskog Fakulteta, "Ei Mikroelektronike" i "Rudi Čajaveca" iz Banja Luke) kao i prvog analognog integrisanog kola (u saradnji sa Univerzitetom Middlesex iz Londona).

Privatni savetnik William Lurie, iz Bocca Raton-a (21061 Cottonwood Drive), Florida 33428, USA je, u ranim osamdesetim godinama, razvio proizvodnju telekomunikacionih filtera čiji su projekti bili direktno uzeti iz radova prof. Litovskog.

Prof. Litovski je do sada rukovodio nizom strateških istraživačkih projekata koji su bili finansirani od strane Republičkog Ministarstva za Nauku, Saveznog Ministarstva za Nauku i Razvoj i od JNA.

Spisak najvažnijih projekata bio bi sledeći:

1. Period 1982-1985.: Mikroelektronske komponente (Republika Srbija)
2. Period 1985-1990.: Poluprovodnička mikroelektronika i optoelektronika (Republika Srbija)
3. Period 1991-1993. (1994.): "Softver za automatsko projektovanje specifičnih digitalnih integrisanih kola", Savezni fond za podsticanje tehnološkog razvoja SFRJ.
4. Period 1994-99.: "Mikroelektronika, optoelektronika i mikrosistemske tehnologije", podprojekt: "Simulacija projektovanje i testiranje elektronskih kola i sistema". (Republika Srbija)
5. Period 2002-2004.: Sifra projekta: IT.1.02.0075.A, "Projektovanje, testiranje i eko-projektovanje elektronskih kola i sistema" ("Design, Testing and Eco-design of Electronic Circuits and Systems")

Projekti pod rednim brojem 1, 2 i 4 okupljali su praktično sve istraživačke organizacije iz oblasti mikroelektronike u Srbiji.

U dva navrata, 1995. god. i 1999. god. prof. Litovski bio je angažovan na istraživačkim projektima koje je finansiralo Britansko ministarstvo za nauku, akogi su se realizovali na univerzitetu u Sautemptonu (www.soton.ac.uk/~newrep/vol14/no9people.html). U prvom slučaju radilo se o razvoju metoda za testiranje analognih integrisanih kola, a u drugom o primeni neuronskih mreža u modelovanju elektronskih komponenta.

U periodu 2001-2006, Prof. Litovski angažovan je ka rukovodilac podprojekta, na projektu ISSN koji u okviru Pakta o stabilnosti Jugoistočne Evrope finansira Nemački zavod za međunarodnu akademsku saradnje (DAAD) na kome učestvuju istraživači sa univerziteta u Ilmenau (Nemačka), Sofiji, (Bugarska) i Skoplju (Makedonija). (Izveštaj DAAD: Stabilitaetspakt fuer Suedosteuropa DAAD-Sonderprogramm "Akademischer Neuaufbau Suedeuroa", Bonn, 23.06.2001.) www.daad.de/magazin/stipendien_programme/de_hochschulen/stabilitaet_projekt_mathe.rtf. U okviru ovog projekta na Elektronskom fakultetu instaliran je prvi klaster računara koji formira osmoprosorski superračunar.

Prof. Litovski u periodu 2001-2005, vodi projekt šifriran kao IT.0075A, pod naslovom "Projektovanje, testiranje i ekoprojektovanje elektronskih kola i sistema", koji je finansiralo MNTR Srbije.

Prof. Litovski u periodu 2005-2008, vodi projekt šifriran kao 232014, pod naslovom "Sistem za merenje i korekciju faktora snage i izobličenja elektronskih uređaja ", koji finansira Ministarstvo Nauke i Zaštite Životne Sredine Srbije.

5. Spisak publikacija

Monografije

1. **Litovski, V.**, "Automatizacija projektovanja integriranih kola", u "MIPRO'88 Mikroelektronički sklopovi-principi rada i projektiranja", pod redakcijom prof. Petra Biljanovića, Rijeka, Maj, 1988.
2. **Litovski, V.**, "Logička simulacija", u monografiji: "Projektovanje VLSI, I deo", Nauka, Beograd, 1991, pp. 106-181.
3. Radenković, T., Radenković, Z., **Litovski, V.**, "Integrirani softverski paket za projektovanje gejtovskih matrica (ISPGM)", u monografiji "Projektovanje VLSI, I deo", Nauka, Beograd, 1991, pp. 411-481.

Pregledni članci u časopisima međunarodnog značaja

1. Damjanović, M., **Litovski, V.**, "A Survey Of Routing Algorithms In Custom IC Design", Journal of Semicustom ICs, Vol. 7, No.2, December, 1989, pp. 10-19.

Radovi u časopisima međunarodnog značaja

1. Raković, B.D., **Litovski, V.**, "Least-Squares Monotonic Lowpass Filters With Sharp Cutoff", Electronic Letters, Vol. 9, No. 4, 1973, pp. 75-76.
2. Raković, B.D., **Litovski, V.**, "Monotonic Passband Low-Pass Filter With Chebyshev Stopband Attenuation", IEEE Trans.on Acoustics, speech, and signal processing, Vol. ASSP-22, 1974, pp. 39-44.
3. **Litovski, V.**, Raković, B.D., "Attenuation Characteristics And Element Values Of Least-Squares Monotonic Passband Filters With An Arbitrary Number Of Transmission Zeros", Publikacije Elektrotehničkog fakulteta, Serija ETA, No. 97-101, 1974, pp. 67-101.
4. **Litovski, V.**, Lazović, S., "Design Of General Stopband Lowpass Filters With Equiripple Passband Response", Publikacije Elektrotehničkog fakulteta, Serija ETA, No. 102-106, 1974, pp. 45-52.
5. **Litovski, V.**, "Synthesis Of Monotonic Passband Sharp Cutoff Filters With Constant Group Delay Response", IEEE Trans. on Circuits and Systems, Vol. CAS-26, No. 8, 1979, pp. 597-602.
6. **Litovski, V.**, Milovanović, D., "New Solution For The Ideal Filter Approximation Problem", IEE Proceedings, Pt. G. , Vol. 130, No. 4, August, 1983, pp. 161-163.
7. Glozić, D., **Litovski, V.**, Bayford, R., "ASCOTA3 - A New Automatic Hierarchical CMOS Opamp Synthesizer", Facta Universitatis, series: Electronics and Energetics, Vol. 4, No. 1, 1991, pp. 81-105.
8. Milovanović, D., **Litovski, V.**, "Fault Models Of CMOS Transmission Gate", International Journal of Electronics, Vol. 71, No. 4, May, 1991, pp. 675-683.
9. Radenković, Z., Radenković, T., Stojilković, S.M., **Litovski, V.**, "A Knowledge - Based Layout Compaction Procedure", Microelectronics Journal, Vol. 23, No. 2, April, 1992, pp. 121-132.
10. **Litovski, V.**, Radenović, J., Mrčarica, Ž., Milenković, S., "MOS Transistor Modelling Using Neural Network", Electronics Letters, Vol. 28, No. 18, Avgust, 1992, pp. 1766-1768.
11. Mrčarica, Ž., **Litovski, V.**, "A New Ideal Switch Model For Time-Domain Circuit Analysis", International Journal of Electronics, Vol. 74, No. 2, 1993, pp. 241-250.
12. Petković, P., **Litovski, V.**, "New Generalized Approach To The Macromodeling Of Digital Structures", Electron Technology, Vol. 26, No. 2/3, Warsaw, Poland, 1993, pp. 53-75.
13. **Litovski, V.**, Mrčarica, Ž., "Macromodeling With Spice's Nonlinear Controlled Sources", IEEE Circuits and Devices Magazine, Vol. 9, No. 6, November, 1993, pp. 14-17,51.
14. Milovanović, D., **Litovski, V.**, "Fault Models Of CMOS Circuits", Microelectronics and Reliability, Vol. 34, No. 5, May, 1994, pp. 883-896.
15. Glozić, D., **Litovski, V.**, Bayford, R., "ASCOTA3 ADIL: A New Reconfigurable CMOS Analogue VLSI Design Framework", Microelectronics Journal, Vol. 25, No. 5, Aug., 1994, pp. 335-351.
16. Milenković, S., **Litovski, V.**, "New Analytical Procedure For Automatic Cell Placement In Gate-Arrays", IEE Proceedings part G, Circuits Devices System, Vol. 141, No. 6, Dec., 1994, pp. 476-482.
17. Petković, P., Stojilković, S., **Litovski, V.**, "New Factorization Algorithm For Symbolic Circuit Analysis", Electronic Letters, Vol. 31, No. 13, 22. Jun, 1995, pp. 1026-1027.
18. Mrčarica, Ž., Vujanić, A., Detter, H., **Litovski, V.**, "Simulation Of Micromechanical Systems", 6th International Journal of Theoretical Electrotechnics, Thessaloniki, Greece, Sep., 1996, pp. 141-148.
19. Radenović-Mrčarica, J., Mrčarica, Ž., Detter, H., **Litovski, V.**, "Neural Network Visual Recognition For Automation Of The Microelectromechanical Systems Assembly", International Journal on Neural Systems, Vol. 8, No. 1, Feb., 1997, pp. 69-79.
20. Petković, P., Milovanović, D., **Litovski, V.**, "Symbolic Fault Modelling And Test Generation Of MOS Circuits", Microelectronics and Reliability, Vol. 37, No. 1, 1997, pp. 137-157.
21. Mrčarica, Ž., **Litovski, V.**, Detter, H., "Modelling And Simulation Of Microsystems Using Hardware Description Language", Research Journal on Microsystem Technologies, Vol. 3, No. 2, Feb., 1997, pp. 80-85.
22. **Litovski, V.**, Mrčarica, Ž., Ilić, T., "Simulation Of Non-Linear Magnetic Circuits Modelled Using Artificial Neural Network", Journal Simulation Practice and Theory, Vol. 5, 1997, pp. 553-570.

23. Maksimović, D., **Litovski, V.**, "Logic Simulation Based Method For Digital CMOS VLSI Circuits Power Estimation", 7th International J. Of Theoretical Electrotechnics, Join to ISTET '97, Cottbus, 1999, pp. 40-43.
24. **Litovski, V.**, Dimić, Ž., Damjanović, M., Mrčarica, Ž., "Electronic Circuit Simulatoion In A Mixed-Language Environment", Microelectronics Journal, Vol. 29, No. 8, 1998, pp. 553-558.
25. Maksimović, D., **Litovski, V.**, "Tuning The Logic Simulator For Timing Analysis", Electronics Letters, Vol. 35, No. 10, 13th May, 1999, pp. 800-802.
26. Mrčarica, Ž., Ilić, T., **Litovski, V.**, "Time-Domain Analysis Of Nolinear Switched Networks With Internally Controlled Switches", IEEE Transactions on Circuits and Systems I, Vol. 46, No. 3, March, 1999, pp. 373-378.
27. Jakovljević, M., Mrčarica, Ž., Fotiu, P., Detter, H., **Litovski, V.**, "Transient Electro-Thermal Simulation Of Microsystems With Space-Continuous Thermal Models In Analogue Behavioural Simulator", Microelectronics and Reliability, Vol. 40, No. 3, March 2000, pp. 507-516.
28. Ilić, T., **Litovski, V.**, Litovski, I., Stojilković, S., "Computationally Efficient Large-Change Statical Analysis Of Linear Electronic Circuits", Microelectronics and Reliability, Vol. 40, 2000, pp. 1023-38.
29. **Litovski, V.**, Maksimović, D., and Mrčarica, Ž., "Mixed-signal modelling with AleC++: Specific features of the HDL", Simulation Practice and Theory, Vol. 8, 2001, pp. 433-449.
30. Damjanović, M., Anđelković, B., **Litovski, V.**, "VHDL-AMS Compiler for Alecsis Simulation Environment", Electronics, Vol. 6, No. 2, December 2002, pp. 6-11.
31. Stefanović, D., Kayal, M., **Litovski, V.B.**, "An Interactive Knowledge Based Analog Design Approach", Electronics, Vol. 6, No. 2, December 2002, pp. 22-25.
32. Janković, S., Maksimović, D., **Litovski, V.B.**, "Modern 32-bit Microcontroller Characteristics and Automotive Applications", Electronics, Vol. 6, No. 2, December 2002, pp. 62-76.
33. Milojković, J., **Litovski, V. B.**, "Eco-Design in Electronics – The State of the Art", Facta Universitatis, Series: Working and Living Environmental Protection, Vol. 2, No. 2, 2002, pp. 87-100.
34. **Litovski, V.**, "New Methods in Modeling and Simulation of Electronic Circuits and Systems", Scientific Review, No. 29-30, 2001-2002, pp.189-207.
35. Maksimović, D., **Litovski, V.**, "Logic simulation methods for longest path delay estimation", IEE Proceedings Computers and Digital Techniques, Vol. 149, No. 2, 2002, pp. 53-59.
36. Savić, M., **Litovski, V.**, "Behavioral object-oriented frequency domain electronic simulation", Simulation News Europe, No. 38/39, December 2003, pp. 38-39.
37. Andrejević, M., **Litovski, V.**, "Electronic Modelling Using ANNs For Analogue and Mixed-Mode Behavioural Simulation", Journal of Automatic Control, University of Belgrade, Vol. 13, No. 1, 2003, pp. 31-37.
38. **Litovski, V. B.**, Andrejević, M., Petković, P., Damper, R., "ANN Application to Modelling of the D/A and A/D Interface for Mixed-Mode Behavioural Simulation", Journal of Circuits, Systems and Computers, Vol. 13, No. 1, February 2004, pp. 181-192.
39. **Litovski, V.**, Litovski, I., and Zwolinski, M., "Concurrent analogue fault simulation, the equation formulation aspect", Int. Journal of Circuit Theory and Applications, Vol. 32, December 2004, pp. 467-507.
40. Andrejević, M., **Litovski, V.**, and Zwolinski, M., "Black-Box Application in Modeling of Micro-electromechanical Systems", Electronics, Vol. 8, No. 2, December 2004, pp. 27-30.
41. Dimitrijević, M., and **Litovski, V.**, "Implementation of the component characteristic curve tracer using PC-based acquisition card", Electronics, Vol. 8, No. 2, December 2004, pp. 35-38.
42. **Litovski, V.**, Andrejević, M., and Zwolinski, M., "Acceleration of MEMS fault simulation using ANNs", Electronics, Vol. 8, No. 2, December 2004, pp. 49-53.
43. Milenković, S., and **Litovski, V.**, "Passive image rejection filters optimized for telecommunication application", Electronics, Vol. 8, No. 2, December 2004, pp. 54-63.
44. Savić, M., and **Litovski, V.**, "Bandgap voltage reference in CMOS", Electronics, Vol. 8, No. 2, December 2004, pp. 68-70.
45. Savić, M., Mrčarica, Ž., and **Litovski, V.**, "Ideal Switch Model Speeds Up the Switched Circuits Simulation", WSEAS Transactions on Circuits and Systems, Vol. 4, No. 11, November 2005, pp. 1657-1663.
46. Savić, M. and **Litovski, V.**, "Comparison of ideal and SPICE switches for electronic circuit simulation", Simulation News Europe, Issue 43, July 2005, pp. 17-19.
47. Savić, M., **Litovski, V.**, and Mrčarica, Ž., "Electronic circuit simulation with ideal switches", HAIT Journal of Science and Engineering, B 2, No. 3-4, 2005, pp. 476-495.
48. Milojković, J., and **Litovski, V.**, "Concepts of computer take-back for sustainable end-of-life", Facta Universitatis, Series: Working and Living Environmental Protection, Vol. 2, No. 5, 2005, pp. 363-372.
49. Andrejević, M., Zwolinski, M., and Litovski, V., " ", Microelectronics Reliability, 2006, biće štampano.

1. **Litovski, V.**, "Filtri sa maksimalno zaravnenom karakteristikom grupnog kašnjenja i jedna nova klasa filtara sa dobrim grupnim kašnjenjem", Naučni podmladak, Vol. 2, 1970, pp. 115-126.
2. **Litovski, V.**, "Granično monotona amplitudna karakteristika sa konačnim nulama prenosa i maksimalnim nagibom na granici propusnog opsega", Tehnika (Elektrotehnika), Vol. 26, No. 2, 1977, pp. E1-E3.
3. **Litovski, V.**, Petrović, G., "Sinteza filtarske ćelije drugog reda sa proizvoljnim rasporedom nula prenosa", Tehnika (Elektrotehnika), Vol. 27, No. 7-8, 1978, pp. E1-E3.
4. Lazović, S., **Litovski, V.**, "Karakteristike niskofrekventnih monotonih filtara za linijske skretnice", Zbornik radova Saobraćajnog fakulteta, Vol. 28, No. 4, 1979, pp. 49-93.
5. **Litovski, V.**, Mitić, P., "Sinteza prenosnih funkcija selektivnih filtara propusnika opsega s linearnom faznom karakteristikom", Tehnika (Elektrotehnika), Vol. 29, No. 1, 1980, pp. E1-E6.
6. **Litovski, V.**, Jevtić, M., Pantić, S., "Uticaj nesavršenosti operacionih pojačavača na karakteristike niskopropusnih filtara", Tehnika (Elektrotehnika), Vol. 29, No. 10, 1980, pp. E7-E12.
7. **Litovski, V.**, Stanković, T., "Simulacija prelaznih režima u električnim kolima sa magnetima sa pokretnom kotvom", Elektronika (Nauka i praksa), Vol. 1, Br. 1, 1981, pp. 16-21.
8. Milovanović, D., **Litovski, V.**, "Fazni korektori u električnim filtrima neminimalne faze", Tehnika (Elektrotehnika), Vol. 31, No. 6, 1982, pp. 1025-1028.
9. Stanojević, S., **Litovski, V.**, "Simbolička analiza električnih kola", Tehnika (Elektrotehnika), Vol. 31, No. 12, 1982, pp. 1895-1989.
10. Damjanović, M., **Litovski, V.**, "Realizacija jednog algoritma za projektovanje veza u integrisanim kolima", Automatika, Zagreb, Vol. 23, No. 1-2, 1982, pp. 47-53.
11. Milenković, S., **Litovski, V.**, "Kolo za trostepenu regulaciju boje tona", Naučni podmladak, Vol. XVIII, No. 1-2, Univerzitet u Nišu, 1986.
12. **Litovski, V.**, "LIFT - računarski program za analizu linearnih elektronskih kola", Elektrotehniški vestnik, Ljubljana, Vol. 53, No. 4-5, 1987, pp. 287-293.
13. **Litovski, V.**, Milenković, S., Milićević, M., "Generisanje inicijalnog razmeštaja u gejtovskoj matrici GEM21", Tehnika (Elektrotehnika), Vol. 36, No. 10, 1987, pp. 957-960.
14. **Litovski, V.**, Petković, P., Milenković, S., "Analiza MOS integrisanih kola upotrebom programa MOST II", Elektronika (nauka i praksa), Vol. 8, No. 1/2, Jun, 1988, pp. 3-14.
15. Damjanović, M., **Litovski, V.**, "Jedno rešenje povezivanja u gejtovskoj matrici GEM 21", Elektrotehnika (Tehnika), Vol. 37, No. 3, 1988, pp. 337-340 (e1-e4).
16. Ilić, S., **Litovski, V.**, "Simulacija tiristorskog invertora u kolu za generisanje visokog napona u rentgenskim uređajima", Elektrotehnika (Tehnika), Vol. 37, No. 2, 1988, pp. 221-227 (e13-e19).
17. Janičijević, I., Radenković, Z., Janković, T., **Litovski, V.**, "Experiences With Gks-Equivalent Software Development For 16-Bit Machines", ([tampano u zborniku "Automatika-appendix" posle recenzije radova sa Konf.: "The Third Int. Conf. on Computer Graphics"), 22-24 june, 1988, Automatika, Zagreb, Vol. 29, No. 1-2, pp. a.357-a.362.
18. Mrčarić, Ž., **Litovski, V.**, Petković, P., "Izbor modela kratkokanalnog MOS tranzistora za simulaciju elektronskih kola", Tehnika (Elektrotehnika), Vol. 40, No. 5-6, 1991, pp. e1-e5.
19. Glozić, D., **Litovski, V.**, "ASCOTA2 - program za automatsko projektovanje CMOS operacionih pojačavača", Tehnika (Elektrotehnika), Vol. 40, No. 7-8, 1991, pp. e1-e7.
20. Radenković, Z., **Litovski, V.**, "Z-R kompakcija podržana znanjem", Tehnika (Elektrotehnika), Vol. 42, No. 4, 1993, pp. e6-e11.
21. Zarković, K., Randelović, Z., Milenković, S., Novaković, M., Jovanović, Lj., **Litovski, V.**, "JUDGE - Jacquard Developing Environment (Editor)", Tekstilna industrija, No. 3-4/97, Beograd, 1997.
22. Janković, S., Maksimović, D., Živković, V., Petković, P., **Litovski, V.**, "Testabilno digitalno integrisano kolo specifične namene sa ugradjenim analognim multiplekserom", Elektronika, Vol. 1, No. 1, Decembar, 1997, pp. 56-60.
23. Maksimović, D., Janković, S., **Litovski, V.**, "Alecis: Modeliranje i predikcija performansi digitalnih VLSI kola", Tehnika (Elektrotehnika), Vol. 47, No. 2, 1998, pp. E6-E20.
24. Maksimović, D., **Litovski, V.**, "Analiza topoloških kašnjenja u digitalnim kolima pomoću logičkog simulatora", Tehnika (Elektrotehnika), Vol. 48, No. 2, 1999, pp. E1-E13.
25. Maksimović, D., Panić, V., Zarković, K., Petković, Z., Milovanović, D., Topisirović, D., Litovski, V., "Implementacija digitalnih elektronskih kola primenom boundary scan standarda", Tehnika (Elektrotehnika), Vol. 50, 2001, pp. E7-E15.
26. Andrejević, M., **Litovski, V.**, "Primena veštačkih neuronskih mreža za modelovanje reaktivnih nelinearnih dvopola", Tehnika (Elektrotehnika), Vol. 51, No. 4-5, Maj 2002, pp. E1-E11.
27. Stefanović, D., Kayal M., **Litovski V.**, "Proceduralno projektovanje analognih CMOS integrisanih kola na primeru Milerovog operacionog pojačavača", Tehnika (Elektrotehnika), Vol. 52, No. 2, 2003, pp. 8-17.

28. Borisav Jovanović, Milunka Damjanović, Vančo Litovski, „Square Root on Chip”, ETF Journal of Electrical Engineering, A Publication of the EE Department, University of Montenegro May 2004 Vol.12 No.1 YU ISSN: 0353-5207

Radovi po pozivu na međunarodnim Konferencijama

1. **Litovski, V.**, "An Integrated System For Gate-Array Design", Proc. of the Int. Symposium: Hybrid and Semiconductor Technology, Gate-Arrays and Semiconductor Lasers, Sozopol, May, 1988, pp. 25-67.
2. Damjanović, M., **Litovski, V.**, "Routing Algorithms In Custom Ic Design", Proc. of the 2nd Hungarian Custom Circuits Conference, CCC 89., Szeged, 10-12 Maj, 1989, pp. 83-111.
3. **Litovski, V.**, "New Results In Integrated Software Development For Gate-Array Design", Proc. of the 3rd MidEuropean Custom Circuit Conference, Sopron, 21-24 April, 1991, pp. 69-83.
4. **Litovski, V.**, "New Tehnologies In Integrated Circuits Design", 2nd Serbian Conference on Microelectronics and Optoelectronics, MIOPEL '93, Niš, 26-28 Oktobar, 1993, pp. 383-399.
5. Zwolinski, M., **Litovski, V.**, "Hybrid Simulation: The State-Of-The-Art", 2nd Serbian Conference on Microelectronics and Optoelectronics, MIOPEL '93, Niš, Srbija, 26-28 Oktobar, 1993, pp. 375-382.
6. Milenković, S., **Litovski, V.**, Obradović, Z., "A New Adaptive Move Type Selection In Simulated Annealing", 15-16 Int. Anual School on Semiconductor and Hybrid Technologies, 1992-93, Sozopol, May, 1994, pp. 22-31.
7. Pantić, D., Milenković, S., Trajković, T., **Litovski, V.**, Stojadinović, N., "Inverse Modeling Of Semiconductor Manufacturing Processes", 20th Int. Conference on Microelectronics MIEL '95, Vol. 1, Niš, 12-14 Sep., 1995, pp. 321-326.
8. **Litovski, V.**, Randelović, Z., Damjanović, M., "A Routing In Standard Cells", 20th International Conference on Microelectronics MIEL '95, Vol. 2, Niš, 12-14 Sep., 1995, pp. 461-466.
9. Petković, P., Milovanović, D., **Litovski, V.**, "Symbolic Function Extraction And Fault Modelling Of MOS Circuits", 20th Int. Conference on Microelectronics MIEL '95, Vol. 2, Niš, 12-14 Sep., 1995, pp. 473-478.
10. Andrejević, M., **Litovski, V.**, "Electronic Modelling Using ANNs For Analogue and Mixed-Mode Behavioural Simulation", Proc. of Neurel 2002, 2002, pp. 113-118.

Radovi po pozivu na domaćim Konferencijama

1. Zarković, K., Milenković, S., Glozić, D., **Litovski, V.**, "Novi rezultati u primeni neuronskih mreža za modeliranje i simulaciju elektronskih kola", 3rd Seminar on Neural Network Applications in Electrotechnics NEUREL-95, 29-30 Sep., 1995, pp. 108-116.
2. **Litovski, V.**, Aleksić, D., Milenković, S., "Simulacija računarskih mreža", [esnaesti Simp. o novim tehnologijama u poštanskom i telekomunikacionom saobraćaju, Beograd, 1998.

Radovi na međunarodnim Konferencijama

1. Lazović, S., **Litovski, V.**, "A New Method Of Band-Pass Allpass Network Synthesis For Compression", Proc. of the II International Symposium on Network Theory, Herceg-Novi, 1971, pp. 275-284.
2. **Litovski, V.**, "Lowpass Filter Design Using Complex Transmission Zeros", Proceedings of the 23. Intern. Wiss. Koll. TH, Ilmenau, 1978, pp. 29-32.
3. **Litovski, V.**, "Computer And Electronic Simulation Of Ring Waterwork Systems", Proceedings of the 24. Intern. Wiss. Koll. TH, Ilmenau, 1979, pp. 133-136.
4. **Litovski, V.**, "Transient Simulation In Circuits With MOS Transistors", Proc. of the 27. Intern. Wiss. Koll. TH, Ilmenau, 1982, pp. 237-240.
5. **Litovski, V.**, Petković, P., "Time Domain Temperature Dependence Simulation Of MOS Electronic Circuits", Proc. of the 6th International conference on computers in design engineering, CAD84, Brighton, April, 1984, pp. 61-66.
6. **Litovski, V.**, Pantić, S., "LANA: Fortran Subroutine For MOS-Transistor-Model Implementation In Circuit-Analysis Program", Proc. of the 7th European conf. on Electrotechnics, EUROCON 86, Paris, april, 1986, pp. 436-441.
7. Petković, P., **Litovski, V.**, "Macromodeling And Macroanalysis Of CMOS LSI Electronic Circuits", Proc. of the Conf. on VLSI and Computers, COMPEURO 87, Hamburg, May, 1987, pp. 512-513.
8. **Litovski, V.**, Milovanović, D., Stojanović, Z., "LOSTIN - A Computer Program For Communication With A Gate Level Logic Simulator", Proc. of the 32 Int. Wiss. Kolloq. der TH Ilmenau, October, 1987, pp. 215-218.
9. **Litovski, V.**, Petković, P., "Time Domain Black-Box Modelling Of CMOS Structures And Analog Timing Simulation", 3rd Annual European Computer Conf., COMPEURO '89, Hamburg, May, 1989, pp. 5.142-5.143.
10. **Litovski, V.**, Gmitrović, M., "Interconnect Modelling And Simulation In VLSI", Proc. of the VII Int. Conf. on Microelectronics, MICROELECTRONICS '90, Minsk, October, 1990, pp. 21-22.
11. Damjanović, M., **Litovski, V.**, "Global And Detailed Automatic Routing In A Gate-Array", Proc. of the 35. Int. Wiss. Kolloquium, Ilmenau, 22-26 October, 1990, pp. 25-28.

12. Milovanović, D., **Litovski, V.**, "New CMOS Transmission Gate Fault Models And Fault Simulation", Proc of the Int. Conf. on Concurrent Engineering and Electronic Design Automation, CEEDA '91, Pool, March, 1991, pp. 393-395.
13. Petković, P., **Litovski, V.**, "Output Resistance Of CMOS Logic Cells", Proc. of the 3rd Mideuropean CCC 1991, Sopron, Hungary, April, 1991, pp. 237-244.
14. Milenković, S., **Litovski, V.**, "Analytical Approach To The Placement Problem In Gate-Arrays", IEEE COMPEURO '91, Bologna, Italy, May, 1991, pp. 800-804.
15. Mrčarica, Ž., **Litovski, V.**, "Some Considerations Of Short-Channel MOS Model Selection For An Analog Circuit Simulation Program", Microsystem '92, Bratislava, 17-19. November, 1992.
16. Glozić, D., **Litovski, V.**, Petković, P., "ADIL: - Analog Design Instruction Language For More Flexible Simulation In Synthesis Process", EUROSIM '92, Capri, 28.9-2.10, 1992, pp. 453-458.
17. **Litovski, V.**, "Simulated Intelligence And The Design Of Electronic Circuits", 37. Internationales Wissenschaftliches Kolloquium, Ilmenau, 21-24.9, 1992.
18. **Litovski, V.**, Pantić-Tanner, Z., "Artificial Neural Network Application In Electronic Circuit Analysis", World Congress On Neural Networks, Portland, Oregon, 11-15 July, 1993.
19. Milovanović, D., **Litovski, V.**, Obradović, M., "Modeling Procedures For BiCMOS Cells", 2nd Serbian Conf. on Microelectronics and Optoelectronics, MIOPEL '93, Niš, 26-28 Oktobar, 1993, 421-425.
20. Milovanović, D., **Litovski, V.**, "A Review Of Fault Models Of BiCMOS Cells", 2nd Serbian Conf. on Microelectronics and Optoelectronics, MIOPEL '93, Niš, 26-28 October, 1993, pp. 415-420.
21. Damjanović, M., **Litovski, V.**, "CAD Systems Based On VHDL Description", 2nd Serbian Conf. on Microelectronics and Optoelectronics, MIOPEL '93, Niš, 26-28 October, 1993, pp. 443-448.
22. Petković, P., Stevanović, R., **Litovski, V.**, "Symbolic Approach To Linear Circuit Analysis", 2nd Serbian Conf. on Microelectronics and Optoelectronics, MIOPEL '93, Niš, 26-28 October, 1993, pp. 437-442.
23. Milenković, S., **Litovski, V.**, "A New Adaptive Generation Strategy In Simulated Annealing", European Conf. in Circuit Theory and Design, ECCTD '93, Davos, 30.8-3.9, 1993.
24. Randelović, Z., **Litovski, V.**, "An Application Of Hopfield-Tank's Neural Net On Chanel Routing", 15-16 International Annual School on Semiconductor and Hybrid Technologies, 1992-93, Sozopol, May, 1994, pp. 106-111.
25. Petković, P., **Litovski, V.**, "Linear Circuit Analysis Based On Symbolic Algebra", 15-16 International Annual School on Semiconductor and Hybrid Technologies, 1992-93, Sozopol, May, 1994, pp. 112-120.
26. Milovanović, D., **Litovski, V.**, "Logic Models Of CMOS Transmission Gate With A Floatin-Gate Transistor", 15-16 International Annual School on Semiconductor and Hybrid Technologies, 1992-93, Sozopol, May, 1994, pp. 126-132.
27. Maksimović, D., Glozić, D., **Litovski, V.**, "Logic Simulation Modeling Techniques In Hybrid Simulator Alecsis2.0", 15-16 International Annual School on Semiconductor and Hybrid Technologies, 1992-93, Sozopol, May, 1994, pp. 133-139.
28. Milovanović, D., **Litovski, V.**, Jevtić, M., "Fault Modeling Of MSD Flip-Flops", 17th Edition of Annual Semiconductor Conference, CAS '94, Proceedings Volume 2, Sinaia, 11-16 Oct., 1994, pp. 401-404.
29. Maksimović, D., Glozić, D., **Litovski, V.**, "Discrete Event Modeling And Simulation In An Object Oriented Hybrid Simulator", XIV IASTED International Conference: Modelling Identification and Control, Innsbruck, Feb., 1995, pp. 103-106.
30. Randelović, Z., Milenković, S., **Litovski, V.**, "Global Routing For The Standard Cell Layout", Annual School - 17th International Spring Seminar on Semiconductor and Hybrid Technologies 1994-1995, Sozopol, 1995, pp. 248-254.
31. Janković, S., Milovanović, D., **Litovski, V.**, "Experiences In Using The System Magic For Designing IC", Annual School - International Spring Seminar on Semiconductor and Hybrid Technologies 1994-1995, Sozopol, 1995, pp. 242-247.
32. Dimić, Ž., Damjanović, M., Glozić, D., **Litovski, V.**, "VHDL Use For Alecsis Hybrid Simulation", Annual School - 17th International Spring seminar on Semiconductor and Hybrid Technologies 1994-1995, Sozopol, 1995, pp. 228-241.
33. Mrčarica, Ž., Ilić, T., Glozić, D., Detter, H., **Litovski, V.**, "Mechatronics Simulation Using Alecsis, Anatomy Of Simulator", EUROSIM '95, Vienna, 1995, pp. 601-604.
34. Mrčarica, Ž., Glozić, D., Ilić, T., **Litovski, V.**, "Capacitive Preassure Sensor For Quasi-Static Conditions Followed By A/D Conversion", 20th International Conf. on Microelectronics MIEL '95, Vol. 2, Niš, 12.-14. Sep., 1995, pp. 601-604.
35. Panić, V., Milovanović, D., Petković, P., **Litovski, V.**, "Fault Location In Passive Analog RC Circuits By Measuring Impulse Response", 20th International Conf. on Microelectronics MIEL '95, Vol. 2, Niš, 12-14 Sep., 1995, pp. 517-520.
36. Damjanović, M., Dimić, Ž., **Litovski, V.**, Glozić, D., "Hardware Description Language For Alecsis Simulator", 20th Int. Conf. on Microelectronics, MIEL '95, Vol. 2, Niš, 12-14 Sep., 1995, pp. 525-528.

37. Petković, P., Marković, V., **Litovski, V.**, "Application Of A Symbolic Simulator In The Education Process", 8th Int. Symp. on Theoretical Electronic Engineering, ISTET '95, Thessaloniky, 22-23 Sep., 1995, pp. 529-532.
38. Mrčarica, Ž., Glozić, D., **Litovski, V.**, Detter, H., "Simulation Of Microsystems Using A Behavioural Hybrid Simulator Alecsis", First Int. Conf. on Microsystems and Microstructures, MICROSIM'95, Southampton, 26-28 Sep., 1995, pp. 129-136. Preštampano u celosti u: Adey, R.A., Lahrman, A., Lembo Ilmann, C., editors, "Simulation and Design of Microsystems and Microstructures", Computational Mechanics Publication, Southampton, GB, 1995.
39. Milenković, S., Obradović, Z., **Litovski, V.**, "Annealing Based Dynamyc Learning In Second-Order Neural Networks", Int. Conf. on Neural Networks ICNN '96, Washington, D.C., 3.-6. June, 1996, pp. 458-463.
40. Marković, V., Petković, P., **Litovski, V.**, "Symbolic Approach To The Microwave Circuit Design", XI International Microwave Conference MICON '96, Warsaw, 27-30 May, 1996.
41. Randelović, Z., **Litovski, V.**, Radović, O., "Ekspertni sistemi za povezivanje u kanalu", Prvi međunarodni Simp.: Industrijsko inženjerstvo '96, Beograd, 1996, pp. 522-524.
42. **Litovski, V.**, Zwolinski, M., Litovski, I., "Large-Change-Sensitivity Computation In Linear Electronic Circuits", Proceedins of 18th International Spring Seminar on Semiconductor and Hybrid Technologies, Sozopol, 1996, pp. 268-274.
43. Milovanović, D., **Litovski, V.**, "Modeling Procedures And Fault Models Of BiCMOS Logic Circuits", Proceedings of 18th International Spring Seminar on Semiconductor and Hybrid Technologies, Vol. 1, Sozopol, 1996, pp. 285-293.
44. Rađenović-Mrčarica, J., Mrčarica, Ž., Detter, H., Brenner, W., **Litovski, V.**, "Neural Network Visual Recognition Applied To Microelectromechanical Parts Assembly", Int. Conf. on Engineering Applications of Neural Networks, EANN '96, Kingston upon Thames, 1996, pp. 325-328.
45. Mrčarica, Ž., Detter, H., Glozić, D., **Litovski, V.**, "Describing Space-Continous Models Of Microelectromechanical Devices For Behavioural Simulation", European Design Automation Conference, EURO-DAC '96 with EURO-VHDL '96, Geneva, 16-20 Sep., 1996, pp. 316-321.
46. Mrčarica, Ž., **Litovski, V.**, Delić, N., Detter, H., "Modelling Of Micromechanical Devices Using Hardware Description Language", 5th Int. Conf. and Exhibition on Micro, Electro, Opto, Mechanical Systems and Components, Microsystem Technologies '96, Potsdam, 17-19 September, 1996, pp. 293-298.
47. Milenković, S., **Litovski, V.**, Obradovic, Z., "Nondeterminism In Artificial Neural Networks", International Memorial Conference D. S. Mitrinovic, Niš, 20-22 Jun, 1996.
48. Keroe, N., Janković, S., Fallman, W., **Litovski, V.**, "A High Speed Serial Bus Controller ASIC", 21st Int. Conf. on Microelectronics, MIEL '97, Vol. 2, Niš, Sep., 1997, pp. 737-740.
49. Janković, S., Maksimović, D., Petković, P., **Litovski, V.**, "Testable Design Of Digital ASIC With Embedded Analog Multiplexers", 21st Int. Conf. on Microelectronics, MIEL '97, Vol. 2, Niš, Sep., 1997, pp. 779-782.
50. Mrčarica, Ž., **Litovski, V.**, Jakovljević, M., Detter, H., "Hierarchical Modelling Of Microsystems In An Object-Oriented HDL", 21st Int. Con. on Microelectronics, MIEL '97, Vol. 2, Niš, Sep., 1997, pp. 475-478.
51. Dimić, Ž., Damjanović, M., **Litovski, V.**, "VHDL - Alec++ Cosimulation", 21st Int. Conf. on Microelectronics, MIEL '97, Vol. 2, Niš, Sep., 1997, pp. 725-728.
52. Mrčarica, Ž., **Litovski, V.**, Živković, V., "Delay Time And Crosstalk Simulation In CMOS Integrated Circuits", 3rd Int. Conf. on Telecommunications in Modern Satellite, Cable and Broadcasting Services TELSIS '97, Niš, Oct., 1997, pp. 122-125.
53. Rađenović-Mrčarica, J., Mrčarica, Ž., **Litovski, V.**, Detter, H., "Application Of Neural Networks In Microsystem Assembly", 4th Seminar on Neural Network Applications in Electrical Engineering, NEUREL '97, Beograd, Sep., 1997, pp. 157-160.
54. Milenković, S., Risojević, V., **Litovski, V.**, "Noise Based Gradient Descent Learning", Proc. of 4th Seminar on Neural Networks Appl. in Electrical Engineering, NEUREL '97, Beograd, Sep., 1997, pp. 28-33.
55. Mrčarica, Ž., Randelović, Z., Jakovljević, M., **Litovski, V.**, Detter, H., "Methods For Description Of Microelectromechanical Device Models For System-Level Simulation", in Adey,R.A. and Renaud,Ph., ed. "Microsim II, Sec. Inter. Conf. on the Simulation and Design of Microsystems and Microstructures, Proceed.", Lausanne, Sep., 1997, pp. 271-280.
56. Mrčarica, Ž., **Litovski, V.**, Ilić, T., "Simulation Of The Pressure Sensor Interaction With Its Electronic Environment", Micromechanics Europe 1977, Eighth Workshop on Micromachining, Micromechanics and Microsystems, MME '97, Southampton, Kingdom, 31 Aug. - 2 Sep., 1997, pp. 246-249.
57. Aleksić, D., **Litovski, V.**, Milenković, S., "TCP/IP Protocol Modeling And Simulation Using Alecsis 2.3", 3rd Int. Conf. on Telecommunications in Modern Satellite, Cable and Broadcasting Services TELSIS '97, Niš, Oct., 1997, pp. 564-567.
58. Dokić, B., **Litovski, V.**, Panić, V., "Novel BiCMOS Driver With Positive Feedback", 3rd Int. Conf. on Telecommunications in Modern Satellite, Cable and Broadcasting Services TELSIS '97, Niš, Yugoslavia, 8-10 Oct., 1997, 126-129.

59. Jakovljević, M., Mrčarica, Ž., Fotiu, P., Detter, H., **Litovski, V.**, "*Implementation Of Finite Elements Using An A-HDL Environment*", Numerische Simulation in Feinwerk-/Mikrotechnik und Elektronik, Munchen, Germany, 4-5 Mart, 1998.
60. Damjanović, M., **Litovski, V.**, Nikolić, D., Vučković, M., "*CMOS Standard Cell Library Design For Alliance Environment*", Electrical Engineering and Electronics '98, Gabrovo, Dec., 1998, pp. 136-141.
61. Milovanović, D., **Litovski, V.**, "*Komparativni prikaz metoda testiranja CMOS integrisanih kola*", Drugi Simp. industrijska elektronika, INDEL '98, Banja Luka, Sep., 1998, pp. 56-59.
62. Milovanović, D., **Litovski, V.**, "*Iddq Versus Vddt Testing - A Comparative Study*", Electrical Engineering and Electronics, EE '98, Gabrovo, Dec., 1998, pp. 131-135.
63. Petković, P., **Litovski, V.**, Milovanović, D., Panić, V., "*Symbolic Oriented Function Extraction And Fault Modelling Of Analog And Digital Circuits*", Electrical Engineering and Electronics, EE '98, Gabrovo, Dec., 1998, pp. 119-124.
64. Đorđević, S., Živković, V., **Litovski, V.**, Petković, P., "*Determination Of Boundaries Between Frequency Segments During Segmented Symbolic Simulation*", Electrical Engineering and Electronic, EE '98, Gabrovo, Dec., 1998, pp. 125-130.
65. Keroe, N., Janković, S., Fallmann, W., **Litovski, V.**, "*Automatisierter Entwurfs Eines Seriellen Hochgeschwindigkeits-Bus-Controller-Asics*", Proceedings of AUSTROCHIP '98, Viena, Austria, 1998, pp. 78-82.
66. Shutinoski, G., Dzhekov, T., **Litovski, V.**, "*Motion Perception Via Two Channels Correlation Mechanism: VLSI Proposal For An Object Tracking System Implementation*", Preprints of the IFAC Workshop on Intelligent Components for Vehicles, ICV '98, Seville, March, 1998, pp. 41-46. Published by Pergamon.
67. Shutinoski, V.G., Dzhekov, T.A. and **Litovski, V.B.**, "*Current Mode VLSI Neuromorphic Cell Proposal for Motion Detection*", 42nd MWSCAS, Las Cruces, New Mexico, Aug. 1999, coll. abstracts p. 189.
68. Shutinoski, V.G., Dimirovski, G.A., and **Litovski, V.B.** "*Current Mode VLSI Neural Network for Motion Perception*", Proc. of the 3rd IEEE Int. Conf. on Intelligent Engineering Systems, INES'99, Star Lesn, Slovakia, November, 1999.
69. Mrčarica, Ž., Risojević, V., Lenczner, M., Jakovljević, M., **Litovski, V.**, "*Integrated Simulator For MemS Using FEM Implementation In AHDL And Frontal Solver For Large Sparse Systems Of Equations*", Design, Test and Microfabrication of MEMS, MOEMS '98, CAD, Design and Test, Paris, 30. Mar. - 1. Apr., 1999, pp. 306-315.
70. Maksimović, D., **Litovski, V.**, "*Inverse Circuit Simulation Method For Topological Delays Estimation With Logic Simulator*", 22nd Int. Conf. on Microelectronics, MIEL '99, Niš, May, 2000, pp. 707-710.
71. Petković, P., Đorđević, S., **Litovski, V.**, "*A New Approach To Symbolic Analysis Of Large Circuits*", 22nd Int. Conf. on Microelectronics, MIEL '99, Niš, Yugoslavia, May, 2000, pp. 687-690.
72. Panić, V., Janković, S., Milovanović, D., **Litovski, V.**, "*Cell Design for Boundary-Scan Implementation*", 22nd Int. Conf. on Microelectronics, MIEL '99, Niš, Yugoslavia, May, 2000, pp. 719-722.
73. Ilić, T., **Litovski, V.**, "*Computationally Efficient Parametric Yield Estimation Of Linear Electronic Circuits*", 22nd Int. Conf. on Microelectronics, MIEL '99, Niš, Yugoslavia, May, 2000, pp. 683-686.
74. Jakovljević, M., Mrčarica, Ž., Fotiu, P., Detter, H., **Litovski, V.**, "*Analogue Behavioural Simulator As A Tool For Coupled Electro-Thermal Analysis Of Microsystems*", Proc. of the 22nd Int. Conf. on Microelectronics, MIEL '99, Niš, Yugoslavia, May, 2000, pp. 561-564.
75. Zarković, K., Ilić, T., Savić, M., and **Litovski, V.**, "*ANN application in Modeling of Dynamic Two-Terminal Linear Circuits*", Proceeding of ETAI'2000, September 2000, Ohrid, pp. E-27-E-30.
76. Mrčarica, Ž., Maksimović, D., Tasić, A., and **Litovski, V.**, "*Some features of analogue and Mixed-Signal HDL AleC++*", Proceedings of SSSS2000, Niš, September 2000, pp. 37-42.
77. Jakovljević, M., Fotiu, P., Mrčarica, Ž., **Litovski, V.**, and Detter, H., "*Electro-thermal simulation of microsystems with mixed abstraction modelling*", Proceedings of SSSS2000, Niš, Sept. 2000, pp. 13-22.
78. Ilić, T., Zarković, K., **Litovski, V.**, and Damper, R., "*ANN Application in Modelling of Dynamic Linear Circuits*", Proceedings of SSSS2000, Niš, Sept. 2000, pp. 43-47.
79. Petković, P., Bushehri, E., Milenković, S., and **Litovski, V.**, "*A high level simulation for Modulator Design*", Proceedings of SSSS2000, Niš, Sept., 2000, pp. 53-56.
80. **Litovski, V.**, Savić, M., "*Circuit-theoretical approach to feedback system analysis*", Electronics ET2001, Sofia, Sept., 2001, pp. 47-52.
81. Stefanović, D., Sokolović, M., Petković, P., and **Litovski, V.**, "*T-Spice-Alecsis Co-simulation*", Proceedings of MIEL'02, Niš, 2002, pp. 625-628.
82. Andrejević, M., Milovanović, D., Petković, P., **Litovski, V.**, "*Extraction of Frequency Characteristics of Switched-Capacitor Circuits Using Time-Domain Analysis*", Proceedings of MIEL'02, Niš, 2002 pp. 635-638.
83. Maksimović, D., **Litovski, V.**, "*Timing Simulation With VHDL Simulators*", Proceedings of MIEL'02, Niš, 2002, pp. 655-658.
84. Andrejević, M., **Litovski, V.**, "*ANN Application In Modelling of Chua's Circuit*", Proc. of Neurel 2002, Belgrade, September 2002, pp. 119-122.

85. Andrejević, M., **Litovski, V.**, "Non-Linear Dynamic Network Modelling Using Neural Networks", Int. Congress on Computational and Applied Mathematics, Leuven, Belgium, 22.July-26.July, 2002, pp. 16.
86. **Litovski, V.**, Damnjanović, M., Andjelković, B., "ALECSIS/VHDL-AMS Mixed Language Simulation", Proc. of The 11th Int. Scientific and Appl. Sci. Conf. Electronic ET2002, Sozopol, Sep., 2002. Vol. 1, pp. 25-30
87. Stefanović D., Pastre, M., Kayal, M., and **Litovski, V.**, "Chart Oriented CAD Tool for CMOS Transistor Sizing", Proc. of the 11th Int. Scientific and Appl. Sci. Conf. of Electronics ET2002, Sep., 2002, Sozopol, Vol. 2, pp. 95-100
88. Savić, M., **Litovski, V.**, "Frequency Domain Electronic Circuit Analysis in an Object Oriented Environment", Proc. of the 11th Int. Scientific and Appl. Sci. Conf. of Electronics ET2002, Sep., 2002, Sozopol, 2002. Vol. 2, pp. 65-70
89. Stefanović, D., Kayal, M., Paste, M., **Litovski, V. B.**, "Procedural Analog Design (PAD) Tool", IEEE ISQED 2003, 4th Int. Symp. on Quality Electronic Design, 24-26 March 2003, San Jose, California, pp. 313-318
90. Milojković, J., Jovanović, S., **Litovski, V.**, "Information Infrastructure for Sustainable Product Design System", Proceedings Colloquium e-ecological Manufacturing, 2003, Berlin, pp. 75-77
91. **Litovski V.**, Andrejević M., Damper. R., "Modeling the d/a interface for mixed-mode behavioral simulation", EUROCON 2003, Ljubljana, Sept. 2003, pp. A130-A133.
92. Andrejević, M., and **Litovski, V.**, "ANN application in electronic diagnosis - Preliminary results", Proceedings of MIEL'04, Niš, 2004, Vol. 2, pp. 597-600.
93. **Litovski, V.**, Andrejević, M., and Zwolinski, M., "ANN based modeling, testing, and diagnosis of MEMS", Proc. of the 7th Seminar on Neural network Applications in Electronic engineering, NEUREL 2004, Sept. 2004, Belgrade, pp. 183-188.
94. Milenković, S., and **Litovski, V.**, "Passive image rejection filters optimized for telecommunication applications", Small Systems Simulation Symposium, SSSS'05, Niš, 2005, pp. 39-49.
95. Litovski, V., Andrejević, M., and Zwolinski, M., "Acceleration of MEMS fault simulation using ANNs ", Small Systems Simulation Symposium, SSSS'05, Niš, 2005, pp. 50-54.
96. Savić, M., and **Litovski, V.**, "Bandgap Voltage reference in CMOS", Small Systems Simulation Symposium, SSSS'05, Niš, 2005, pp. 55-58.
97. Dimitrijević, M., and **Litovski, V.**, "Implementation of the component characteristic curve tracer using PC-based acquisition card", Small Systems Simulation Symposium, SSSS'05, Niš, 2005, pp. 63-66.
98. **Litovski V.**, Andrejevic M., Zwolinski M., "Behavioural Modelling, Simulation, Test and Diagnosis of MEMS using ANNs", 2005 IEEE International Symposium on Circuits and Systems, Cobe, Japan, 2005, pp. 5182-5185.
99. Dimitrijević, M., and **Litovski, V.**, "Computer Integrated Analogue Electronics Laboratory for Undergraduate Teaching", Proceedings of the Remote Engineering and virtual instrumentation Symposium, REV2005, Brasov, Romania, June 30- July 01, 2005, www.online-lab.net-rev.
100. Savić, M., Mrčarica, Ž., and **Litovski, V.**, "Computationally Efficient Simulation of Nonlinear Communication Circuits with Switches", 7th WSEAS Int. Conf. on Mathematical Methods and Computational Techniques in Electrical Engineering, WSEAS MACTEE'05, Sofia, Bulgaria, October 2005, pp. 69-74.
101. Sokolović, M., and **Litovski, V.**, "Using VHDL Simulator to Estimate Logic Path Delays in Combinational and Embedded Sequential Circuits", IEEE Region 8 EUROCON 2005 conference, Belgrade, November 21-24, 2005, pp. 1683-1686.
102. Dimitrijević, M., and **Litovski, V.**, "Specific analog electronic circuits analysis using PC-based acquisition card", IEEE Region 8 EUROCON 2005 conference, Belgrade, November 21-24, 2005, pp. 910-913.
103. Andjelković, M., **Litovski, V.**, and Zerbe, V., "New aspects in HDL's performance evaluation", IEEE Region 8 EUROCON 2005 conference, Belgrade, November 21-24, 2005, pp. 499-502.

Radovi na domaćim Konferencijama

1. Lazović, S., **Litovski, V.**, "Ka problemu aproksimacije konstantnog grupnog kašnjenja", XIV Konf. ETAN-a, Sarajevo, Juni, 1970, pp. 25-35.
2. Lazović, S., **Litovski, V.**, "Jedna nova metoda sinteze prenosne funkcije za kompresiju impulsa", XVI Konf. ETAN-a, Velenje, Juni, 1971, pp. 373-381.
3. Lazović, S., **Litovski, V.**, Radmanović, M., "Automatsko projektovanje niskopropusnih lestvičastih filtara sa zadatim karakteristikama", XVIII Konf. ETAN-a, Ulcinj, Juni, 1974, pp. 290-297.
4. Radmanović, M., **Litovski, V.**, Lazović, S., "Algoritam za automatsku sintezu prelaznih Thomson-Butterworth-ovih filtara", XVIII Konf. ETAN-a, Ulcinj, 1974.
5. **Litovski, V.**, Lazović, S., "Automatsko projektovanje generalnog fitra", XIX Konf. ETAN-a, Ohrid, Juni, 1975, pp. 129-138.
6. **Litovski, V.**, "Gaussov filtar sa modifikovanom karakterističnom funkcijom", XX Konf. ETAN-a, Opatija, 1976.

7. **Litovski, V.**, Stojanović, V., Lazović, S., Radmanović, M., "Realizacija uskopojasnog aktivnog filtra sa specijalnim zahtevima u prelaznoj zoni", YUTEL 76, Simp. o telekomunikacijama, Ljubljana, 1976, pp. C/VII--1-C/VII-7.
8. Lazović, S., **Litovski, V.**, "O jednoj novoj klasi selektivnih filtara sa linearnom faznom karakteristikom", XXI Konf. ETAN-a, Banja Luka, Jun, 1977, pp. I.243-I.249.
9. **Litovski, V.**, Milovanović, D., "Selektivni polinomski filtri sa linearnom faznom karakteristikom", Zbornik radova XXI Konf. ETAN-a, Banja Luka, Juni, 1977, pp. I.251-I.257.
10. **Litovski, V.**, Milovanović, D., "Sinteza neminimalno-faznih filtarskih funkcija s suboptimalnom karakteristikom grupnog kašnjenja", Zbornik radova XXII Konf. ETAN-a, Zadar, Juni, 1978, pp. I.289-I.296.
11. **Litovski, V.**, Petković, P., "Jedan metod simulacije elektronskih kola sa MOS tranzistorima", MIEL 79, Simp. o mikroelektronici, Beograd, 1979, pp. 77-83.
12. Milovanović, D., **Litovski, V.**, "Jedan metod sinteze prenosnih funkcija za prenos podataka", Zbornik radova XXIII Konf. ETAN-a, Maribor, Juni, 1979, pp. I.177-I.182.
13. **Litovski, V.**, Lazović, S., "Jedna nova metoda sinteze filtara sa linearno opadajućim grupnim kašnjenjem", XXIII Konf. ETAN-a, Maribor, Juni, 1979, pp. I.169-I.176.
14. Radović, R., **Litovski, V.**, "Neka iskustva u modeliranju i simulaciji kardiovaskularnog sistema", Simp. "Biomedicinska elektronika", Skoplje, april, 1980, pp. 60-85.
15. **Litovski, V.**, Simonović, V., "Simulacija prelaznih režima u kolima sa MOS tranzistorima", MIEL 80, Simp. o mikroelektronici, Niška Banja, april, 1980, pp. 215-221.
16. **Litovski, V.**, Petković, P., "Razvoj softvera za simulaciju elektronskih kola sa MOS tranzistorima", II Znanstveni skup: Numeričke metode u tehnici, Stubičke Toplice, novembar, 1980, pp. 145-155.
17. Milovanović, D., **Litovski, V.**, "Jedan metod sinteze prenosnih funkcija filtara za prenos govora i impulsa", Zbornik radova XXV Jug. Konf. ETAN-a, Mostar, juni, 1981, pp. i.165-i.171.
18. **Litovski, V.**, Petković, P., "Algoritam za kontrolu koraka pri numeričkoj integraciji jednačina elektronskih kola", III znanstveni skup "Numeričke metode u tehnici", Stubičke toplice, Nov., 1981, pp. 599-607.
19. **Litovski, V.**, Đorđević, S., Stojanović, Z., Petković, P., Pantić, S., "MOST-program za simulaciju prelaznih režima u kolima sa MOS tranzistorima", Zbornik radova XXVI Jug. Konf. ETAN-a, Subotica, jun, 1982, pp. i.19-i.26.
20. Damjanović, M., Milićević, M., **Litovski, V.**, "Projektovanje integrisanih kola: problem layout-a", Zbornik radova X Jug. savet. o mikroelektronici, MIEL 82, Banja Luka, april, 1982, pp. 85-116.
21. **Litovski, V.**, Ristić, S., Petković, P., "Simulacija temperaturske zavisnosti električnih karakteristika kola sa MOS tranzistorima", Zbornik radova XXVII Jug. Konf. ETAN-a, Struga, Jun, 1983, pp. II.43-II.48.
22. Damjanović, M., **Litovski, V.**, "Povezivanje ćelija u integrisanom kolu", Zbornik radova XI Jug. savet. o mikroelektronici MIEL 83, Zagreb, april, 1983, pp. 47-54.
23. Milićević, M., **Litovski, V.**, "Algoritam za razbijanje ortogonalnih likova na pravougaonike", Zbornik radova XII Jug. savet. o mikroelektronici, MIEL 84, Niš, maj, 1984, pp. 203-208.
24. **Litovski, V.**, Petković, P., "Električna karakterizacija ćelija u gejtovskoj matrici GEM 21", Zbornik radova XII Jug. savet. o mikroelektronici, MIEL 84, Niš, 7-9. maj, 1984, pp. 209-214.
25. Milovanović, D., **Litovski, V.**, "Upotreba modifikovane metode čvorova za simulaciju SC kola u frekventnom i vremenskom domenu", Zbornik radova XXVIII Jug. Konf. ETAN-a, Split, Jun, 1984, pp. V.109-V.116.
26. Stojanović, Z., **Litovski, V.**, "Modeli ćelija u logičkom simulatoru LOST", Zbornik radova XIII Jug. savet. o mikroelektronici MIEL 85, Ljubljana, maj, 1985, pp. 115-122.
27. Pantić, S., **Litovski, V.**, "Programska realizacija električnog modela MOS tranzistora u oblasti zakočenja", Zbornik radova XIII Jug. sav. o mikroelektronici, MIEL 85, Ljubljana, 1985, pp. 283-290.
28. Stojanović, Z., **Litovski, V.**, "Logička simulacija upotrebom programa LOST", Zbornik radova XXIX Jug. Konf. ETAN-a, sveska 2, Proglašen za najbolji rad u Komisiji za elektroniku i dodeljena nagrada Branko Raković, Niš, Jun, 1985, pp. 21-28.
29. Damjanović, M., **Litovski, V.**, "Jedno rešenje problema povezivanja u kanalu gejtovske matrice GEM 21", Zbornik radova XXIX Jug. Konf. ETAN-a, Niš, Jun, 1985, pp. VIII.211-VIII.218.
30. **Litovski, V.**, Petković, P., "Ka simulaciji elektronskih kola visokog stepena integracije", Zbornik radova II Tematske Konf. za ETAI, ETAI '85, Ohrid, oktobar, 1985, pp. 1-8.
31. **Litovski, V.**, "O stanju opreme i programske podrške za projektovanje mikroelektronskih kola u SR Srbiji", Zbornik radova savet. "Stanje programske i aparturne opreme za projektovanje elektronskih kola", Maribor, novembar, 1985, pp. 59-62.
32. Stojanović, Z., **Litovski, V.**, "Modeliranje kašnjenja logičkih operatora pri različitim nivoima logičke simulacije", Zbornik radova XXX Jug. Konf. ETAN-a, Herceg Novi, jun, 1986, pp. II.123-II.130.
33. Petković, P., **Litovski, V.**, "Makroanaliza vrlo složenih CMOS kola", Zbornik radova VIII Medjunarodnog simpozija "Kompjuter na sveučilištu", Cavtat, maj, 1986, pp. 2.15-1 - 2.15-8.
34. Kocić, A., **Litovski, V.**, "Korišćenje programa za analizu linearnih kola u nastavi", Zbornik radova VIII Medjunarodnog simpozija "Kompjuter na sveučilištu", Cavtat, maj, 1986, pp. 1A.02-1 - 1A.02-5.

35. Đorđević, S., **Litovski, V.**, "Modeliranje i programska realizacija saturacione oblasti bipolarnog tranzistora", Zbornik radova XV Jug. savet. o mikroelektronici, MIEL-87, Banja Luka, Maj, 1987, pp. 269-276.
36. **Litovski, V.**, Petković, P., "Razvoj makromodela CMOS logičkih operatora u vremenskom domenu", Zbornik radova XV Jug. sav. o mikroelektronici MIEL-87, Banja Luka, Maj, 1987, pp. 55-62.
37. Đorđević, S., **Litovski, V.**, "Modeliranje i programska realizacija modela bipolarnog tranzistora", Zbornik radova XXXI Jug. Konf. ETAN-a, ETAN 87, Bled, Juni, 1987, pp. x.19-x.26.
38. Damnjanović, M., **Litovski, V.**, "Uticaj redosleda trasiranja veza na konačnu topologiju kanala u gejtovskoj matrici GEM 21", Zbornik radova XXXI Jug. konf. ETAN-a, ETAN '87, Bled, Juni, 1987, pp. x.35-x.42.
39. **Litovski, V.**, Milovanović, D., Stojanović, Z., "Mogućnosti programa ulaznog jezika lostin za logički simulator LOST", Zbornik radova XV Jug. sav. o mikroelektronici MIEL 87, Banja Luka, Maj, 1987, pp. 507-512.
40. Miličević, M., **Litovski, V.**, Vacić, Z., Kocić, A., "Konceptija razvoja softvera za projektovanje integrisanih kola tipa GEM", Zbornik radova Simp.a "Projektiranje i proizvodnja podržani računalom (pppr)", Zagreb, Oktobar, 1987, pp. 435-440.
41. **Litovski, V.**, Đorđević, S., Petković, P., "Analiza bipolarnih i MOS kola programom MOST", Zbornik radova XVI Jug. savet. o mikroelektronici, MIEL 88, Tom I, Zagreb, Maj, 1988, pp. 303-310.
42. Stojanović, Z., **Litovski, V.**, "Algoritam kontrole toka vremena u logičkom simulatoru LOST", Zbornik radova XVI Jug. savet. o mikroelektronici, MIEL 88, Tom I, Zagreb, Maj, 1988, pp. 271-278.
43. Milenković, S., **Litovski, V.**, "Pregled algoritama za inicijalni razmeštaj ćelija u integrisanom kolu tipa GEM", Zbornik radova XXXII Jug. konf. ETAN-a, Sarajevo, 6-10 Jun, 1988, pp. x.123-x.130.
44. Radenković, Z., Janković, T., Janičijević, I., **Litovski, V.**, "SED: An Interactive Symbolic Gate-Array Editor", XVII Yugoslav conf. on microelectronics, MIEL 89, Niš, 9-11 Maj, 1989, pp. 577-582.
45. Petković, P., **Litovski, V.**, "Modeliranje izlazne otpornosti CMOS logičkih operatora", III tematski Simp. za ETAI, ETAI '89, Ohrid, Sept., 1989, pp. 29-38.
46. Stojanović, A., **Litovski, V.**, "Automatizacija projektovanja niskofrekventnih SC-filtara", III tematski Simp. za ETAI, ETAI '89, Ohrid, Sept., 1989, pp. 92-100.
47. Milovanović, D., Nikolić, J., Damnjanović, M., **Litovski, V.**, "Konverzija logičke u topološku šemu integrisanog kola pomoću programa COSILA", III tematski simp. za ETAI, ETAI '89, Ohrid, Sept., 1989, pp. 150-159.
48. Janković, T., Radenković, Z., **Litovski, V.**, "Integrisani softverski paket za projektovanje gejtovske matrice (ISPGM)", III tematski simp. za ETAI, ETAI 89, Ohrid, Sept., 1989, pp. 62-71.
49. Milovanović, D., **Litovski, V.**, Petković, P., "Model Generation Of Faulty Logic Circuits", XVII Yugoslav conference on microelectronics, MIEL 89, Niš, Maj, 1989, pp. 545-550.
50. Damnjanović, M., **Litovski, V.**, Mrčarica, Ž., "Programski paket za generisanje veza na integrisanom kolu", III tematski Simp. za ETAI, ETAI '89, Ohrid, Septembar, 1989, pp. 72-81.
51. Milovanović, D., Jevtić, M., **Litovski, V.**, "Modeliranje defekata u sekvencijalnim kolima", Zbornik radova XXXIV Jug. Konf. ETAN-a, ETAN '90, Zagreb, Juni, 1990, pp. 137-144.
52. Petković, P., **Litovski, V.**, Glozić, D., "Novi model izlazne otpornosti CMOS logičkih operatora", Zbornik radova XXXIV Jug. Konf. ETAN-a, ETAN '90, Zagreb, 4-8 Juni, 1990, pp. 27-34.
53. Milovanović, D., **Litovski, V.**, "Modifikovani metod konkurentne simulacije defekata", Zbornik radova XXXV Jug. Konf. ETAN-a, Ohrid, Jun, 1991, pp. 195-202.
54. **Litovski, V.**, Rađenović, J., Mrčarica, Ž., Milenković, S., Zografski, Z., "Modeliranje MOS tranzistora neuronskom mrežom", Zbornik radova XXXVI Konf. ETAN-a, Vol. II, Kopaonik, 28.9-1.10, 1992, pp. 19-25.
55. Maksimović, D., Mrčarica, Ž., Glozić, D., Petković, P., **Litovski, V.**, "Arhitektura programa i strukture podataka u hibridnom simulatoru", Zbornik radova XXXVI Konf. ETAN-a, Vol. II, Kopaonik, 28.9-1.10, 1992, pp. 27-34.
56. **Litovski, V.**, Randelović, Z., "Primena greedy strategije pri povezivanju u switchbox-u", Zbornik radova XXXVI Konf. ETAN-a, Vol. II, Kopaonik, 28.9-1.10, 1992, pp. 3-9.
57. Milovanović, D., **Litovski, V.**, Jevtić, M., "Generisanje modela MSD flip-flopa sa defektom", Zbornik radova Prve Srpske Konf. o Mikroelektronici i Optoelektronici, MIOPEL '92, Vol. I, Beograd, Oktobar, 1992, pp. 1.3.2.1-1.3.2.8.
58. Randelović, Z., **Litovski, V.**, Damnjanović, M., "Efikasni kanalni algoritam - ECTAN", Zbornik radova Prve Srpske Konf. za Mikroelektroniku i Optoelektroniku, MIOPEL '92, Vol. I, Beograd, Okt., 1992, pp. 1.3.1.1-1.3.1.8.
59. Mrčarica, Ž., **Litovski, V.**, "Some Considerations Of Short-Channel MOS Model Selection For A Circuit Simulation Program", Zbornik radova Prve Srpske Konf. o Mikroelektronici i Optoelektronici, MIOPEL '92, Vol. I, Beograd, Okt., 1992, pp. 1.3.4.1-1.3.4.6.
60. Bajić, N., Milovanović, D., **Litovski, V.**, Dokić, B., "Generisanje modela defekata CMOS trostatičkog invertora", Zbornik radova Prve Srpske Konf. o Mikroelektronici i Optoelektronici, MIOPEL '92, Vol. I, Beograd, Oktobar, 1992, pp. 1.3.3.1-1.3.3.10.

61. Maksimović, D., Milentijević, I., **Litovski, V.**, "Projektovanje i logička simulacija cifarsko-serijskog množača", Zbornik radova XXXVII Konf. ETAN-a, Beograd, Sept., 1993.
62. Glozić, D., Rađenović, J., **Litovski, V.**, "Implementacija MOS tranzistora modeliranog neuronskom mrežom u hibridnom simulatoru Alecsis", Zbornik radova XXXVII Konf. ETAN-a, Beograd, Sept., 1993.
63. Randelović, Z., **Litovski, V.**, "Brzi algoritam za globalno trasiranje", Zbornik radova XXXVII Konf. ETAN-a, Vol. II, Beograd, 20-23 Sept., 1993, pp. 195-200.
64. Petković, P., Marković, M., Stevanović, R., Milovanović, D., **Litovski, V.**, "Primena simboličke analize u projektovanju VF kola", TELSIKS '93, Niš, Okt., 1993, pp. VI-15-22.
65. Glozić, D., **Litovski, V.**, "Primena paketa ASCOTA3 ADIL za projektovanje telekomunikacionih analognih integrisanih kola", TELSIKS '93, Niš, Okt., 1993, pp. VI-7-14.
66. Stevanović, R., Petković, P., Milovanović, D., Marković, V., **Litovski, V.**, "Simbolički pristup analizi vf pojačavača", TELSIKS '93, Niš, Okt., 1993, pp. VI-23-30.
67. Maksimović, D., Milentijević, I., **Litovski, V.**, "Projektovanje i logička simulacija cifarsko-serijskog množača", Zbornik radova XXXVII Konf. ETAN-a, Beograd, Sept., 1993, Vol. VIII, pp. 221-226.
68. Zarković, K., **Litovski, V.**, Stojilković, S., "Ubrzanje učenja veštačkih neuronskih mreža statističkim metodama", Zbornik radova XXXVIII Jug. konf. ETRAN-a, Vol. III, Niš, Jun, 1994, pp. 205-206.
69. Maksimović, D., Glozić, D., **Litovski, V.**, "Trendovi razvoja elektronskih simulatora - Alecsis2.1 hibridni simulator", X Scientific Conference Man and Working Environment: Preventive Engineering and Information Technologies, Niš, Dec., 1994, pp. 25-1-25-8.
70. Milenković, S., Obradović, Z., **Litovski, V.**, "Dinamičko učenje neuronskih mreža drugog reda zasnovano na simuliranom očvršćavanju", 3rd Seminar on Neural Network Applications in Electrotechnics NEUREL-95, Belgrade, Yugoslavia, Sep., 1995.
71. Aleksić, D., **Litovski, V.**, Milenković, S., "Modeliranje i simulacija ethernet bridgea logičkim simulatorom Alecsis 2.1", TELSIKS '95, Niš, Okt., 1995, pp. 400-403.
72. Petković, P., Marković, V., **Litovski, V.**, "Simbolička analiza mikrotalasnih kola u funkciji talasnih parametara", TELSIKS '95, Niš, Oct., 1995, pp. 400-403.
73. Randelović, Z., **Litovski, V.**, Radović, O., Cvetković, S., "Simultana konstrukcija [tajnerovog stabla veza pri projektovanju topologije VLSI IC", YU INFO '96, Brezovica, April, 1996, pp. 244-247.
74. Milenković, S., Stanković, M., **Litovski, V.**, "Veštačke neuronske mreže u otkrivanju i dijagnozi otkaza dinamičkih sistema", Međunarodna Konf. Tehnički sistemi i sredstva zaštite od požara, eksplozija, havarija i provala, Beograd, Nov., 1996.
75. Milenković, S., Milošević, Z., **Litovski, V.**, Zarković, K., "Računarske mreže u projektovanju pomoću računara", Zbornik radova, IV Telekomunikacioni forum TELFOR '97, Beograd, Sept., 1996, pp. 52-55.
76. **Litovski, V.**, "Uticaj novih tehnologija u elektronici na razvoj velikih sistema", Zbornik radova, XIV naučno stručni Simp. o novim tehnologijama u PTT, Beograd, Dec., 1996, pp. 175-184.
77. Aleksić, D., **Litovski, V.**, Milenković, S., "Modeliranje i primena modela TCP/IP protokola u Alecsis 2.3 simulatoru", Zbornik Radova YUINFO '97, Brezovica, Apr., 1997, pp. 425-428.
78. **Litovski, V.**, Milovanović, D., "Hardware Description Languages For Analog And Mixed-Signal Design", Prvi simp. industrijska elektronika INDEL '97, Banja Luka, Sep., 1997, pp. 96-100.
79. Milenković, S., Janković, N., Litovski, I., Živković, V., **Litovski, V.**, Milovanović, D., "Kolo za power-on-reset u standardnoj CMOS tehnologiji", Prvi Simp. industrijska elektronika INDEL '97, Banja Luka, Sept., 1997, pp. 118-123.
80. Janković, S., Maksimović, D., Živković, V., Petković, P., **Litovski, V.**, "Testabilno digitalno integrisano kolo specifične namene sa ugrađenim analognim multiplekserima", Prvi Simp. industrijska elektronika INDEL '97, Banja Luka, Sep., 1997, pp. 124-128.
81. Randelović, Z., Zarković, K., **Litovski, V.**, "Računarsko projektovanje štampanih tkanina", Simp. Pravci razvoja tekstilne industrije za treći milenijum, Niš, Okt., 1997, pp. 270-279.
82. Zarković, K., Milenković, S., **Litovski, V.**, "Primena računarskih mreža pri integraciji CAD sistema u tekstilnoj industriji", Simp. Pravci razvoja tekstilne industrije za treći milenijum, Niš, Okt., 1997, pp. 263-269.
83. Milenković, S., **Litovski, V.**, Stanković, M., "Veštačke neuronske mreže u otkrivanju i dijagnozi otkaza dinamičkih sistema", Zbornik radova međunarodne Konf.: Tehnički sistemi i sredstva zaštite od požara, eksplozija, havarija i provala, 1997.
84. Zarković, K., Milenković, S., **Litovski, V.**, "Primena računarskih mreža pri integraciji informacionih sistema u medicini", XIII Info-teh '98, Zbornik radova, Vrnjačka Banja, Jun, 1998, pp. 156-160.
85. Đorđević, S., **Litovski, V.**, Petković, P., "Određivanje granice između frekvencijskih segmenata u okviru segmentne simboličke simulacije", Drugi Simp. industrijska elektronika INDEL '98, Banja Luka, Sep., 1998, pp. 87-92.
86. Petković, P., **Litovski, V.**, Tošić, D., "Simbolička analiza elektronskih kola, savremeni razvoj i industrijska primena", Drugi Simp. industrijska elektronika, INDEL '98, Banja Luka, Sep., 1998, pp. 11-16.

87. **Litovski, V.**, Damjanović, M., and Andjelković, B., "CAD sistemi zasnovani na VHDL okruženju", VJ INFO 2001, Beograd 03.04.2001, CK VJ, 2001 (publikacija na CD ROMu)
88. Milojković, J., **Litovski, V.**, "Ekološki aspekt projektovanja u elektronici", Zbornik radova XLVI konf. ETRAN-a, ETRAN 2002, Jun 2002, Banja Vrućica, pp. I.66-I.79
89. **Litovski, V.**, Andrejević, M., "ANN Application In Modelling of A/D Interfaces for Mixed-Mode Behavioral Simulation", Proc. of the XLVI Conf. of ETRAN, ETRAN 2002, June 2002, Banja Vrućica, pp. I.51-I.54.
90. Milojković, J., **Litovski, V.**, "Održivo projektovanje u elektronici", Proc. of the International Conference on Dependability and Quality Management, DQM-2002, Belgrade, June 2002, pp. 348-354.
91. Savić, M., **Litovski, V.**, "Implementation of a New Object Oriented Frequency Domain Electronic Circuit Simulation System", Proc. of the IV Symp. Industrial Electronics, INDEL 2002, Banja Luka, Nov. 2002, pp. 166-168.
92. Stefanović D., Kayal M., **Litovski V. B.**, "An Interactive Knowledge Based Analog Design Approach", Proc. of the IV Symp. Industrial Electronics, INDEL 2002, Banja Luka, November 2002, pp. 173-176.
93. **Litovski, V.**, i Andrejević, M., "Modelovanje d/a sprege za hibridnu funkcionalnu simulaciju", Zbornik radove XLV Konf. ETRAN-a, ETRAN 2003, Jun 2003, Herceg Novi, Vol. 1, pp. 76-79.
94. Nikolić, M., i Litovski, V., "CMOS implementacija hopfildove neuronske mreže", Zbornik radova XLV Konf. ETRAN-a, ETRAN 2003, Jun 2003, Herceg Novi, Vol. 1, pp. 132-135.
95. Savić M., **Litovski, V.**, "Behavioral object-oriented frequency domain electronic simulation", VI nacionalna Konf. ETAI, Ohrid, 17.-20. septembar 2003., pp. E1-E4.
96. **Litovski, V.**, and Andrejević, M., "ANN aplication in electronic circuits diagnosis", Prod. of the XLVIII ETRAN Conference, Čačak, June 6-10, 2004, Vol. 1, pp. 21-24.
97. Zerbe, V., and **Litovski, V.**, "Design of parallel digital systems and semantic traps", Prod. of the XLVIII ETRAN Conference, Čačak, June 6-10, 2004, Vol. 1, pp. 91-94.
98. Sokolović, M., Savić, M., Litovski, V.; Jevtić, M., Petković, P., "Testiranje i dijagnostika A/D konvertora integrisanog merača potrošnje električne energije", Zbornik radova konferencije INFOTEH-Jahorina, Vol. 4, Ref. E-III-7, March 2005, pp. 349-353.
99. Dimitrijević, M. and **Litovski, V.**, "Implementation of 1MHz Network Analyzer using PC-based Acquisition Card", Zbornik radova XLIX konferencije Etran 2005, Budva, pp.91-94
100. **Litovski, V.**, Anđelković, B., "A Comparative Analysis of Design Languages for Hardware-Software Systems", Zbornik radova XLIX konferencije Etran 2005, Budva, pp. 95-98.
101. Savić, M., Mrčarić, Ž., and **Litovski, V.**, "Power electronic circuits simulation using ideal switches ",13th INTERNATIONAL SYMPOSIUM on POWER ELECTRONICS - Ee 2005, XIII Međunarodni simpozijum Energetska elektronika – Ee 2005, Novi Sad, Serbia & Montenegro, November 2nd - 4th, 2005, paper No. T1-1.4, pp1-4.
102. Milojković, J., and **Litovski, V.**, " End-of-life management of power electrical components",13th INTERNATIONAL SYMPOSIUM on POWER ELECTRONICS - Ee 2005, XIII Međunarodni simpozijum Energetska elektronika – Ee 2005, Novi Sad, Serbia & Montenegro, November 2nd - 4th, 2005, Paper No. T1-1.7, pp. 1-5.
103. Petković, P., i **Litovski, V.**, " Koncept integrisanog merača potrošnje električne energije ",13th INTERNATIONAL SYMPOSIUM on POWER ELECTRONICS - Ee 2005, XIII Međunarodni simpozijum Energetska elektronika – Ee 2005, Novi Sad, Serbia & Montenegro, November 2nd - 4th, 2005, Paper No. T4-4.6, pp. 1-5.

Radovi na međunarodnim Konferencijama štampani u izvodu

1. Petković, P., Marković, V., **Litovski, V.**, "Analysis Of Complex Microwave Circuits Using SPICE", Trans Balck Sea Symposium on Applied Electromagnetism, Metsovo, Greece, 17-19. April, 1996.
2. Petković, P., Marković, V., **Litovski, V.**, "Symbolic Analysis Of Complex Microwave Circuits In Terms Of Power Wave Parameters", Trans Black Sea Region Symposium on Applied Electromagnetism, Metsovo, Greece, 17-19. April, 1996.

Radovi na domaćim Konferencijama štampani u izvodu

1. Vacić, Z., Stanković, T., **Litovski, V.**, "Jedno rešenje automatskog upravljanja i kontrole sistema sa decentralizovanim pogonom", Zbornik radova I naučno-stručnog skupa "Specifični problem projektovanja i izrade finomehaničkih uređaja", Mašinski fakultet, Niš, septembar, 1981.

Doktorska disertacija

- Litovski, V.**, "Selektivni filtri s monotonom amplitudskom karakteristikom i konstantnim grupnim kašnjenjem u propusnom opsegu", Doktorska disertacija, Elektronski fakultet, Niš, 1977.

Magistarska teza

Litovski, V., *"Novi metodi sinteze selektivnih filtara s monotonom karakteristikom u propusnom opsegu"*, Magistarska teza, Elektronski fakultet, Niš, 1974.

Elaborati i stručne publikacije (tehnička rešenja)

1. **Litovski, V.**, *"Projektovanje C/MOS LSI kola I"*, Grupa autora, Studija, Elektronski fakultet, Usvojilo Naučno veće Instituta EF, 1978, Niš, 1978.
2. **Litovski, V.**, *"Projektovanje C/MOS LSI kola II"*, Grupa autora, Studija, Elektronski fakultet, Usvojilo Naučno veće Instituta EF, 1979, Niš, 1979.
3. **Litovski, V.**, *"Projektovanje C/MOS LSI kola III"*, Grupa autora, Studija, Elektronski fakultet, Usvojilo Naučno veće Instituta EF 1980, Niš, 1980.
4. **Litovski, V.**, Damjanović, M., *"Projektovanje C/MOS LSI kola IV"*, Grupa autora, Studija, Elektronski fakultet, Usvojilo Naučno veće Instituta EF, 1982), 1982.
5. **Litovski, V.**, Petković, P., *"MOST-program za simulaciju elektronskih kola sa MOS tranzistorima"*, Elektronski fakultet, (Usvojilo Naučno veće Instituta EF, 1984, Preradjeno izdanje štampano 1986), 1984.
6. **Litovski, V.**, Milovanović, D., Damjanović, M., *"Rezultati istraživanja na projektovanju CMOS IK 1981-1985"*, Grupa autora, Elektronski fakultet, (Umnoženo kao deo izveštaja za istraživački projekt "Mikroelektronske komponente"), Niš, 1985.
7. **Litovski, V.**, Milovanović, D., *"LIFT-program za analizu linearnih elektronskih kola"*, Elektronski fakultet, (Usvojilo Naučno veće Instituta EF, 1984, Preradjeno izdanje štampano 1986), Niš, 1985.
8. **Litovski, V.**, Radenković, T., Radenković, Z., *"SIMGKS - softverski paket koji simulira GKS"*, Grupa autora, deo izveštaja RZNS za projekt "Poluprovodnička mikroelektronika i optoelektronika", Usvojilo Naučno veće Instituta EF, 1986.
9. **Litovski, V.**, Milovanović, D., Stojanović, Z., Milenković, S., *"LIFT II - program za analizu linearnih elektronskih kola sa grafičkim izlazom"*, Grupa autora, Elektronski fakultet, (Umnoženo kao deo izveštaja RZNS za projekt "Poluprovodnička mikroelektronika i optoelektronika"), Niš, 1986.
10. **Litovski, V.**, Petković, P., Milenković, S., Stojanović, Z., *"MOST II - program za analizu linernih kola sa grafičkim izlazom"*, Elektronski fakultet, (umnoženo kao deo izveštaja RZNS za projekt "Poluprovodnička mikroelektronika i optoelektronika"), Niš, 1986.
11. Milovanović, D., Stojanović, Z., Damjanović, M., **Litovski, V.**, *"Softverski paket za povezivanje logičkog simulatora sa programima za automatsko generisanje topologije"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, 17 Decembar, 1987.
12. Milenković, S., Milićević, M., **Litovski, V.**, *"Softverski paket za automatski razmeštaj ćelija na čipu GEM 250"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, 17 Decembar, 1987.
13. Milićević, M., **Litovski, V.**, *"Softverski paket za generisanje PG trake"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, 17 Septembar, 1987.
14. Damjanović, M., **Litovski, V.**, Milovanović, R., *"Softverski paket za automatsko povezivanje na GEM 250"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, 1988.
15. Petković, P., **Litovski, V.**, Stanojević, S., Maksimović, D., Paunović, S., *"Makromodeli složenih logičkih funkcija iz biblioteke ćelija GEM 250"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Decembar, 1988.
16. Gmitrović, M., **Litovski, V.**, Randelović, Z., Radović, O., Kocić, A., *"Softverski paket za modeliranje veza na GEM 250"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Decembar, 1988.
17. Damjanović, M., **Litovski, V.**, Milovanović, R., *"Softverski paket za automatsko povezivanje na GEM 500"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Decembar, 1989.
18. Janković, T., Radenković, Z., **Litovski, V.**, *"Integrirani programski paket za projektovanje gejtovskih matrica"*, Usvojila mešovita komisija TOC, VTI i VP8634-1, Decembar, 1989.
19. Petković, P., **Litovski, V.**, Stanojević, S., Maksimović, D., Paunović, S., *"Makromodeli složenih logičkih funkcija iz biblioteke ćelija GEM 500"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Decembar, 1989.
20. Milenković, S., **Litovski, V.**, Đurđanović, O., *"Softverski paket za automatski razmeštaj ćelija na čipu GEM 500"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Decembar, 1989.
21. Gmitrović, M., **Litovski, V.**, Randelović, Z., Radović, O., Kocić, A., *"Softverski paket za modeliranje veza na GEM 500"*, Usvojila mešovita komisija TOC, VTI i VP 8634-1, Novembar, 1989.
22. Glozić, D., Mrčarica, Ž., **Litovski, V.**, Aleksić, D., *"Aleccis2.0 - hibridni simulator"*, 1993, Elektronski fakultet, (interna publikacija).
23. Glozić, D., **Litovski, V.**, *"ASCOTA3 ADIL - sistem za automatsko projektovanje analognih integrisanih kola"*, 1993, Elektronski fakultet, (interna publikacija).
24. Radenković, T., Radenković, Z., **Litovski, V.**, Aleksić, D., *"ISPGM - integrisani softverski paket za projektovanje polja gejtova na X window platformi"*, 1993, Elektronski fakultet. (interna publikacija).
25. **Litovski, V.**, urednik, *"Nove tehnologije u projektovanju integrisanih elektronskih kola"*, Nauka, Beograd, 1994.

26. Glozić, D., Maksimović, D., Mrčarica, Ž., Dimić, Ž., **Litovski, V.**, "*Alecsis 2.1 Hybrid Simulator Users Manual*", LEDA, Faculty of Electronic Engineering, University of Nis, Nis, YU, 1994. (interna publikacija).
27. Glozić, D., Mrčarica, Ž., Maksimović, D., Ilić, T., Dimić, Ž., Aleksić, D., **Litovski, V.**, "*Alecsis, The Simulator*", LEDA, Faculty of Electronic Engineering, University of Niš, Niš, 1996. (interna publikacija)
28. Mrčarica, Ž., Glozić, D., **Litovski, V.**, Maksimović, D., Ilić, T and Gavrilović, D., "Alecsis 2.3 the Simulator for Circuits and Systems, User's Manual, Elektronski Fakultet (LEDA) Niš, 1998. (interna publikacija)
29. Litovski, V.B., "Intelligent diagnostic systems, preliminary studies", Elektronski Fakultet (LEDA) Niš, 2003. (interna publikacija)

Nastavne publikacije

1. **Litovski, V.**, "*Zbirka zadataka iz projektovanja elektronskih kola*", Naučni podmladak, Niš, 1978.
2. **Litovski, V.**, Lazović, S., "*Uvod u elektroniku I deo*", Institut za naučno-tehničku dokumentaciju Zaštite na radu, Niš, 1981.
3. **Litovski, V.**, "*Projektovanje elektronskih kola pomoću računara*", Univerzitet u Nišu, 1981.
4. **Litovski, V.**, Petković, P., "*Zbirka zadataka iz projektovanja elektronskih kola*", drugo dopunjeno izdanje, Univerzitet u Nišu, 1981.
5. **Litovski, V.**, Lazović, S., "*Uvod u elektroniku, II deo*", Univerzitet u Nišu, 1983.
6. **Litovski, V.**, Radmanović, M., Petković, P., Pavlović, V., "*Praktikum laboratorijskih vežbanja iz fizičkih osnova elektronike*", Univerzitet u Nišu, 1983.
7. **Litovski, V.**, Lazović, S., "*Uvod u elektroniku, II deo*", ponovljeno nepromenjeno izdanje, Univerzitet u Nišu, 1988.
8. **Litovski, V.**, Lazović, S., "*Elektronika I, prvi deo*", Naučna knjiga, Beograd, 1989.
9. **Litovski, V.**, "*CADEC1: Analiza i optimizacija elektronskih kola*", Naučna knjiga, Beograd, 1989.
10. Lazović, S., **Litovski, V.**, "*Elektronika I, drugi deo*", Naučna Knjiga, Beograd, 1990.
11. **Litovski, V.**, Lazović, S., "*Elektronika I, prvi deo*", Nauka, Beograd, 1991.
12. **Litovski, V.**, Petković, P., Milenković, S., Milovanović, D., Glozić, D., Mrčarica, Ž., Maksimović, D., Randelović, Z., "*Praktikum laboratorijskih vežbanja iz Elektronike I*", Nauka, Beograd, 1992, do sada je izdanje ponovljeno četiri puta .
13. **Litovski, V.**, Petković, P., Milovanović, D., Milenković, S., Damnjanović, M., "*CADEC2: Simulacija i projektovanje topologije integrisanih kola*", Nauka, Beograd, 1992.
14. **Litovski, V.**, Zwolinski, M., "*VLSI Circuit Simulation And Optimization*", Chapman and Hall, London, 1997.
15. **Litovski, V.**, Lazović, S., "*Osonovi elektronike*", Čuperak Plavi, Niš, 1996. Ponovo štampano 2003 god.
16. Maksimović, D., Janković, S., Milenković, S., Randelović, Z., Petković, P., Damnjanović, M., **Litovski, V.**, "*Projektovanje elektronskih kola*", Laboratorijski praktikum, Elektronski fakultet Niš, 1996.
17. **Litovski, V.**, Milovanović, D., Petković, P., Milenković, S., Randjelović, Z., Panić, V., i Ilić, T., "*Zbornik rešenih zadataka iz osnova elektronike*", Niš, Čuperak Plavi, 1997.
18. **Litovski, V.B.**, "*Projektovanje elektronskih kola, Simulacija, Optimizacija, Testiranje i Fizičko projektovanje*", Nova Jugoslavija, Vranje, 2000.
19. Damnjanović, M, urednik. **Litovski, V.**, Damnjanović, M., Jevtić, M., Milovanović, D., Petković, P., Mrčarica, Ž., Djordjević, G., Maksimović, D., Janković, S., Panić, V., Živković, V., i Leković, B., "*Praktikuma laboratorijskih vezbanja ia projektovanja i testiranja elektronskih kola i sistema*", Elektronski fakultet, Niš, 2000.

Prikazi

1. **Litovski, V.**, "*The VHDL Handbook*", Coehlo, D.R., Journal of Semicustom IC's, Vol. 8, No. 3, Book Review, March, 1991, pp. 53.
2. **Litovski, V.**, "*VHDL: Hardware Description And Design*", Lipsett, R., Schaefer, C., and Ussery, C., Journal of Semicustom IC's, Vol. 8, No. 3, Book Review, March, 1991, pp. 53.
3. **Litovski, V.**, Pantić, S., "*The Verilog Hardware Description Language*", Donald E. Thomas and Philip Moorby, Microelectronics Journal, Vol.23, No.4, Book review, July, 1992, pp. 316-317.
4. **Litovski, V.**, Pantić, S., "*Hardware Design And Simulation In VAL/VHDL*", L.M. Augustin, D.C. Luckham, B.A. Gennart, Y. Huk and A.G. Stanculescu, Microelectronics Journal, Vol.23, No.4, Book review, July, 1992, pp. 316.